

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2003-85892
(P2003-85892A)

(43) 公開日 平成15年3月20日 (2003.3.20)

(51) Int.Cl. ⁷	識別記号	F I	テ-マコ-ト* (参考)
G 1 1 B	20/12	G 1 1 B	20/12
	7/007		7/007
	7/24	5 7 1	7/24
	20/10	3 2 1	20/10
	20/14	3 5 1	20/14
			5 7 1 C
			3 2 1 Z
			3 5 1 Z

審査請求 有 請求項の数 8 O L (全 36 頁)

(21) 出願番号 特願2001-271895(P2001-271895)

(22) 出願日 平成13年9月7日 (2001.9.7)

(71) 出願人 000003078

株式会社東芝

東京都港区芝浦一丁目1番1号

(72) 発明者 安東 秀夫

神奈川県川崎市幸区柳町70番地 株式会社
東芝柳町事業所内

(72) 発明者 渡部 一雄

神奈川県川崎市幸区柳町70番地 株式会社
東芝柳町事業所内

(74) 代理人 100058479

弁理士 鈴江 武彦 (外6名)

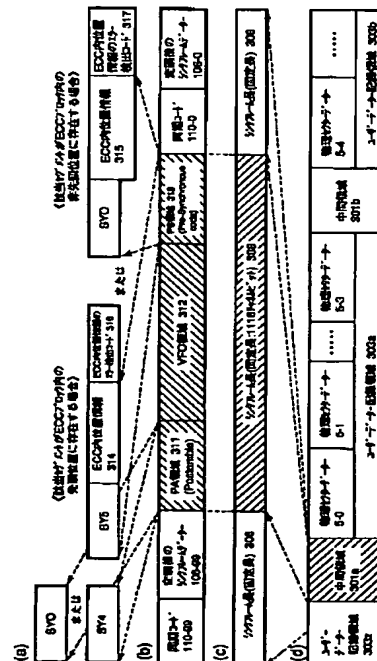
最終頁に続く

(54) 【発明の名称】 多目的情報記憶媒体、データ構造、情報再生装置、情報記録再生装置、情報記録方法

(57) 【要約】

【課題】 各種の情報記録媒体に対して、互換性の優れたデータ構造を提供するものである。

【解決手段】 この発明は、記憶媒体9においてユーザデータ記録領域303と、中間領域301とが交互に配置され、中間領域には少なくとも同期合わせに利用される情報311、312、313が記録されているデータ配置構造を提供するものである。



【特許請求の範囲】

【請求項1】 再生専用記憶媒体においてユーザデータ記録領域と中間領域が交互に記録され、前記中間領域には少なくとも同期合わせ用の情報が記録されている事を特徴とする多目的情報記憶媒体。

【請求項2】 情報の第1の記録単位であるセクターが定義され、

少なくとも上記セクターが1個以上集まって構成される第2の記録単位であるセグメントが定義され、

少なくとも上記セグメントが1個以上集まって構成され、かつエラー訂正のブロック境目と同じ境界位置を持つ第3の記録単位であるエラー訂正ブロックが定義され、

かつ、前記セグメント内に同期合わせ用の情報が存在する構造に基づきデータが記録再生されることを特徴とする多目的情報記憶媒体。

【請求項3】 媒体においてユーザデータ領域と中間領域が交互に配置され、前記中間領域には少なくとも同期合わせ用の情報が配置されている事を特徴とするデータ構造。

【請求項4】 情報の第1の単位であるセクターが定義され、

少なくとも上記セクターが1個以上集まって構成される第2の単位であるセグメントが定義され、

少なくとも上記セグメントが1個以上集まって構成され、かつエラー訂正のブロック境目と同じ境界位置を持つ第3の単位であるエラー訂正ブロックが定義され、かつ、前記セグメント内に同期合わせ用の情報が存在することを特徴とするデータ構造。

【請求項5】 媒体においてユーザデータ領域と中間領域が交互に配置され、前記中間領域には少なくとも同期合わせ用の情報が配置されており、前記中間領域に配置された同期合わせ用の情報を検出する手段と、

検出された前記同期合わせ用の情報に基づき、前記ユーザデータ領域のデータ処理のための同期を得る手段を有することを特徴とする情報再生装置。

【請求項6】 情報の第1の単位であるセクターが定義され、少なくとも上記セクターが1個以上集まって構成される第2の単位であるセグメントが定義され、少なくとも上記セグメントが1個以上集まって構成され、かつエラー訂正のブロック境目と同じ境界位置を持つ第3の単位であるエラー訂正ブロックが定義され、かつ、前記セグメント内に同期合わせ用の情報が存在し、前記セグメント内の同期合わせ用の情報を検出する手段と、

検出された前記同期合わせ用の情報に基づき、前記エラー訂正ブロックのデータ処理のための同期を得る手段を有することを特徴とする情報再生装置。

【請求項7】 媒体に対してユーザデータ領域と中間領

域を交互に配置し、前記中間領域には少なくとも同期合わせ用の情報を配置して情報を記録する手段と、

前記媒体からの情報を検出し、前記中間領域に配置された同期合わせ用の情報を検出する手段と、

検出された前記同期合わせ用の情報に基づき、前記ユーザデータ領域のデータ処理のための同期を得る手段とを具備することを特徴とする情報記録再生装置。

【請求項8】 情報の第1の単位であるセクターが定義され、少なくとも上記セクターが1個以上集まって構成される第2の単位であるセグメントが定義され、少なくとも上記セグメントが1個以上集まって構成され、かつエラー訂正のブロック境目と同じ境界位置を持つ第3の単位であるエラー訂正ブロックが定義され、かつ、前記セグメント内に同期合わせ用の情報が存在した情報を媒体に記録する手段と、

前記セグメント内の同期合わせ用の情報を検出する手段と、

検出された前記同期合わせ用の情報に基づき、前記エラー訂正ブロックのデータ処理のための同期を得る手段とを有することを特徴とする情報記録再生装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、光記録媒体、光学的再生が可能な情報記憶媒体、情報記憶媒体に記録するデータ構造、情報再生装置、情報記録再生装置、情報再生方法、情報記録再生方法に関わる。またこの発明は、上記データ構造を利用した通信設備にも適用可能である。

【0002】またこの発明の実施例では、情報記憶媒体に記録するデータフォーマット（記録データ形式）の改良または情報記憶媒体に情報を記録する記録方法または再生方法の改良と情報再生装置または情報記録再生装置の改良を説明している。

【0003】またこの発明が有効とされる例としては、次世代DVDフォーマット、次世代DVD-ROMの記録フォーマット、次世代DVD-R/RWの記録フォーマット、次世代のDVD-ROMとDVD-R/RWまたはDVD-RAM間の互換性確保技術として有効である。

【0004】

【従来の技術】近年、情報記録密度が高密度化された光ディスクの分野では、各種のフォーマットが混在するようになっている。光ディスクとしては、再生専用の情報記憶媒体（DVD-ROM）、追記可能な情報記憶媒体（DVD-R）、書き換え可能な情報記憶媒体（DVD-RWまたはDVD-RAM）、が開発されている。

【0005】

【発明が解決しようとする課題】上記のように各種のフォーマットが混在する光ディスクの分野では、ユーザ側、メーカー側ににとって、再生装置、記録装置などを

10

20

30

40

50

購入、製造する上で不便である。

【0006】そこで本発明は、上記問題を鑑み、各種の情報記録媒体に対して、互換性の優れたデータ構造を開発し、そのデータの再生方法、記録方法、再生装置、記録装置、記録再生方法及び装置、さらには記録媒体を提供することを目的とするものである。

【0007】

【課題を解決するための手段】この発明は、上記の目的を達成するために、記憶媒体においてユーザデータ記録領域と、中間領域とが交互に配置され、前記中間領域には少なくとも同期合わせに利用される情報が記録されているデータ配置構造を提供するものである。

【0008】

【発明の実施の形態】以下、この発明の実施の形態を図面を参照して説明する。

【0009】まず、本発明の着目している点を分りやすくするために、現行の光ディスクにおけるデータ構造と、その再生手段、或は記録手段などを説明する。

【0010】DVD（デジタルバーサタイルディスク：DigitalVersatileDisc）規格はDVDフォーラムで作成した規格書に記載されている。ここでは“メインデータ（MainData）のスクランブル（Scramble）方法”、“セクター内のデータ構造”、“ECC（ErrorCorrectionCode）ブロックの構成方法”、“SYNCCode（Synchronous code：再生時の同期合わせコード）のパターンとその挿入方法”、が、全て再生専用の情報記憶媒体（DVD-ROM）、追記可能な情報記憶媒体（DVD-R）、書き換え可能な情報記憶媒体（DVD-RWまたはDVD-RAM）で共通化されており、再生時のフォーマット上の互換性を確保している。

【0011】本発明においては、上記のように記録フォーマット（情報記憶媒体上に記録される情報のデータ構造）が、再生専用の情報記憶媒体（DVD-ROM）、追記可能な情報記憶媒体（DVD-R）、書き換え可能な情報記憶媒体（DVD-RWまたはDVD-RAM）で共通化され、再生時のフォーマット上の互換性を確保している情報記憶媒体の事を“多目的情報記憶媒体（DigitalVersatileDisk）”、（再生専用目的、追記目的、書き換え目的のそれぞれの目的に適應できるの意味）と定義する。

【0012】[各種ディスクに対して着目した点]ここで、各種光ディスクの特徴を述べ、その問題点についても述べる。

【0013】（A） 追記可能な情報記憶媒体としてDVD-Rが現存している。

【0014】DVD-Rは再生専用情報記憶媒体であるDVD-ROMと全く同じフォーマットでデータが記録され、一連の記録終了位置にはスクランブル・変調前の元データとしてネクストボーダーマーカー（“NextBorderMarker”）、記録後に“00”の繰り返しデータが長

期間記録されているボーダーアウトエリア（BorderoutArea）を記録する。

【0015】その後、更に新たな情報を追記する場合には、BorderoutAreaの後にボーダーインエリア（BorderinArea）を記録した後、ユーザ情報（DVD-ROMと全く同じフォーマット）を記録し、ユーザ情報記録終了後に再びBorderoutAreaを記録する。

【0016】そのような方法を採用した場合には1枚の情報記憶媒体上で頻繁にユーザ情報の追記を行うとBorderout/Borderinのユーザ情報から見た場合の不要な記録領域が増え、1枚の情報記憶媒体上に記録可能なユーザ情報量が低下する（記録効率の低下が発生する）と言う問題が発生する。

【0017】このように追記毎にBorderin/Borderoutを記録する必要な理由としては以下のような理由がある。

【0018】（A1） 理由：アクセス時のトラッキング安定性を確保するため。

【0019】DVD-ROMの規格化と製品化の後でDVD-Rの規格化と製品化が行われた。DVD-Rディスク（追記形情報記憶媒体）に記録された情報は、既に先に製品化されたDVD-ROMディスクに対する再生専用の情報再生装置で再生可能な必要が有った。現在DVD-Rディスク再生時に行われるトラックずれ検出方法はほとんどがDPD（位相差検出：Differential PhaseDetection）法が用いられている。

【0020】未記録状態でのDVD-Rディスクは連続溝（Pregroove）が形成され、未記録場所でのトラックずれ検出法はプッシュプル（Push-Pull）法が利用されている。DVD-Rディスクでの既記録領域では上記の理由からDPD法でトラックずれ検出が可能になっている。

【0021】従ってDVD-Rディスクでは既記録領域と未記録領域ではトラックずれ検出方法が異なる。この様な状況では例えば光学ヘッド全体を移動させて再生位置を移動させる粗アクセスを行った直後からの既記録領域のデータ再生を試みた時に、粗アクセスの段階で光学ヘッドが誤って未記録領域に移動し、トラッキングを掛けようするとDPDでのトラックずれ検出が不可能なためトラッキングが掛からないと言う問題が生じる。そこで、Borderin/Borderoutを記録することでトラッキングが安定化するようにしている。

【0022】（A2） 理由：追記前の既記録領域データと追記後のデータ間の同期ずれの問題点を解決するため。

【0023】DVD-Rディスク上で既記録領域の直後から別のデータをDVD-ROMのフォーマットに則って追記した場合の問題点を説明する。この場合には情報記録再生装置内の記録パルス作成用に用いられる基準クロックの周波数と位相がその直前に存在する既記録領域のデータを記録した時の（過去の）基準クロックの周波

数と位相が完全に一致できないため、追記前の既記録領域データと追記後のデータ間の同期ずれが発生する。従ってこのように追記した場合には、追記開始位置を境界としてその前後のデータ間で位相ずれが発生し、ビットシフトエラーが発生しやすくなる。そのため、新たに追記する場合には追記前の既記録領域の後ろにBorderoutAreaを配置し、また追記場所ではユーザデータを記録する前にBorderinAreaを配置する事で追記開始位置を境界としたその前後のユーザデータ間の物理的距離を離し、BorderinArea内で情報再生装置の同期合わせをし直す事で追記開始位置を境界とした前後のユーザデータ位置での同期合わせ精度を確保している。

【0024】(B) 書き換え可能な情報記憶媒体としてDVD-RWが存在している。

【0025】DVD-RWでの情報の書き換え方法としてリストリクテッドオーバーライト(RestrictedOverwrite)と言う記録方法が有る。この方法は上記のBorderin/Borderoutを記録せずに、既に記録されたデータの後から次のデータを追記または書き換えが可能な記録方法である。

【0026】しかしこのRestrictedOverwriteによる記録方法は既に記録されたデータの一部を破壊して新データの書き換えを行うため、既に記録されたデータの信頼性を著しく低下させてしまう。このようにRestrictedOverwriteによる記録方法を用いた場合に既に記録されたデータの一部を破壊する理由(問題点)は下記の通りとなる。

【0027】(B1) 追記または書き換え情報を再生するために必要な同期合わせ準備領域がDVD-ROMには存在しない。

【0028】即ち、現状のDVD-ROMではAV(Audio&Video)情報の再生やプログラムのインストールを主な主目的としているため、アクセスの高速性への要求や再生開始時間までの時間短縮への要求がそれ程大きく無い。従って現状のDVD-ROMに記録されているデータのデータ構造として特定の同期合わせ用の情報として用いられるVFO(可変周波数オシレータ; Variable Frequency Oscillator)の記録領域が無くユーザデータが連続して記録されたデータ構造を取っている。

【0029】情報再生装置がDVD-ROMディスクから情報を再生する場合には、適当な位置へ光学ヘッドがアクセスし、既に記録されているユーザデータからの再生信号を用いて同期合わせを行う。従って、この方法ではアクセス直後の再生データに対しては同期合わせが完了し無いのでユーザデータに対する解読はできない。アクセス終了後、しばらくして同期合わせが完了した所からユーザデータの再生・解読が可能となる。このDVD-ROMのデータ構造に合わせた状態でセクター単位でのデータの追記または書き換えを行おうとすると、上記(2)で説明したように既記録済みのセクターのデータ

とその直後に追記または書き換えを行ったセクターデータとの間に同期ずれが発生し、その前後を連続して安定に再生する事が不可能となる。

【0030】上記の問題に対して暫定的な解決案として次のような方法を採用している。つまりDVD-RWでのRestrictedOverwriteモードでは、DVD-ROMで同期合わせ用のVFOが存在しない。その代わりに、同期合わせ用の準備領域(助走期間)として記録開始位置の直前の既記録なセクターデータを一部潰して同期合わせ用の準備領域を作成している。同期合わせ用の準備領域を検出し、記録開始位置を判定し、記録開始位置からの正確な再生を可能としている。

【0031】RestrictedOverwriteの方法では、新規に追記または書き換えを行った部分の記録開始位置からデータの再生・解読が可能ないように、事前の同期合わせが完了する方法になっている。

【0032】しかしこの方法では、新規に追記または書き換えを開始する直前の既記録データが(同期合わせ用の準備領域作成のために)破壊され、その破壊された部分での再生動作の信頼性が大幅に欠如する。

【0033】(C) 再生専用の情報記憶媒体としてDVD-ROMが存在している。

【0034】(C1) DVD-ROMでは、データがセクタ(Sector)単位で記録され、所望ポイントがアクセスされる時には、各Sectorの先頭位置に記録されている識別データ(IdentificationData; 本発明実施例のDataID1に対応)の情報が再生される。これにより、各Sectorの位置(アドレス)情報を確認できる仕組みになっている。しかし現行のDVD-ROMでは16 Sectorsがまとまって1 ECCブロック(Error Correction Code)を構成しているため、ECCブロックの先頭に位置しているSectorから順次情報を再生する必要がある。現行では直接ECCブロックの先頭位置を見いだす方法が無く、順次SectorのIdentificationDataを解読しながら順番にSector毎に追って再生して行くしか無く、ECCブロックの先頭位置へのアクセスに時間が掛かる。

【0035】そこで本発明は、次世代DVD-ROMと次世代DVD-Rの互換性を確保しつつ次世代DVD-Rで既記録のユーザデータを破壊せずにセグメント単位の追記を行えるようにすることを目的としている。

【0036】すなわち、上記の内容をさらに詳細な言葉で表現すると、セグメント(Segment)単位での情報の追記または書き換え可能な情報記憶媒体との互換性を確保する再生専用の情報記憶媒体を提供する。また、上記追記または書き換え可能な情報記憶媒体に於いてSegment単位での追記または書き換えを行っても既に記録された領域のデータを破壊する事無く記録されたデータに対する高い信頼性を確保するものである。

【0037】このような目的を実現できる、情報記憶媒体のデータ構造(記録フォーマット)、もしくは情報記

憶媒体への記録方法、再生方法、情報記録再生装置、情報再生装置を提供する。

【0038】また、本発明では次世代DVD-ROM単体としてもECCブロックの先頭位置へのアクセスの高速化を可能とする情報記憶媒体のデータ構造（記録フォーマット）、それに適した情報記憶媒体への記録方法及び再生方法、または情報記録再生装置及び情報再生装置を提供する事も目的としている。

【0039】〔各図が示している概要の説明〕次に、各図面に示した内容について説明する。

【0040】図1、図2は、本発明の基本的な考え方を説明するために示している。図3には本発明に係る再生専用情報記憶媒体又は情報記憶媒体の再生専用領域内における1セグメント領域（連続データの記録単位）を説明するために示している。

【0041】図4、図5では、本発明に係る情報記憶媒体上のデータ配置方法による利点を説明するために示している。そして図6は、本発明に係る記録可能な情報記憶媒体の記録領域（追記可能領域又は書換え可能領域）内における1セグメント領域（連続データの記録単位）を説明するために示している。そして図7は、本発明に係る記録可能な情報記憶媒体の記録領域（追記可能領域又は書換え可能領域）内におけるユーザデータ記録方法の第1の例を示している。図8、図9は、記録可能な情報記憶媒体上の構造と、図7に示したユーザデータ記録方法を説明するために示している。図8、図9においては、ECCブロックの開始位置と非開始位置とでウォール変調パターンを変えた例を示している。しかし、これ以外に記録開始位置決め用目印内に、この目印（或はセグメント）がECCブロック内の何処に位置するかを示す存在位置を示す情報（例えばセグメントID情報など）が予め記録されてもよい。

【0042】図10は、図8、図9に示した隙間領域の必要性を説明するために示している。更に図11、図12は、本発明に係る記録可能な情報記憶媒体の記録領域（追記可能領域又は書換え可能領域）内におけるユーザデータ記録方法の第2、第3の例を示している。

【0043】図13、図14、図15、図16は、本発明におけるECCブロックを説明するために示している。図17、図18、図19は、1物理セクタデータ内のシンクフレーム構造を説明するために示している。図20は、本発明に係る同期コードを説明するために示している。図20において、同期位置検出用コード121のパターンは、“1”と“1”の間隔が、（1）変調規則で発生し得る最大長よりも長くする（図の例では、“0”が“k+3個”続いている。（2）変調規則で発生し得る最密（最小）長さを含まない（“0”を“2個”続けるパターンが含まれている）。

【0044】図21は、1物理セクタ内の同期コードの配列例を示している。この配置構造は、再生専用領域、

記録領域共に同じ配置構造が採用される。図22、図23は、同期コード内のシンクフレーム位置識別コードの並び順から、1物理セクタデータ内のシンクフレーム位置を割り出すための方法を説明するために示している。

【0045】図24、図25、図26、図27は、本発明の情報記憶媒体上に記録される共通データ構造の他の例を説明するために示している。

【0046】図28は、情報記録再生装置の記録系の構成を示している。図29は、情報記録再生装置の再生系の構成を示している。図30は、スクランブル回路の内部構造を示している。図31は、デスクランブル回路の内部構造を示している。

【0047】図32、図33、図33、図35は、情報記録再生装置が情報記憶媒体上の所定位置へアクセスするときの制御方法を示した図。図36は、情報記録再生装置における記録方法又は書換え方法の説明図である。

【0048】〔要部となる点の説明〕次に、具体的に本実施例における要部となる点を、コンパクトに説明する。

【0049】まず、（1）のアクセス時のトラッキング安定性を確保するための課題に対しては、再生専用の情報記憶媒体（次世代のDVD-ROM）と、追記可能な情報記憶媒体の内、1回のみの記録可能な情報記憶媒体（次世代のDVD-R）と書き換え可能な情報記憶媒体（次世代のDVD-RWまたは次世代のDVD-RAM）との間で、リードインエリア（LeadinArea）の物理形状及びそのエリアのデータ構造を同様な形態（共通化）とし、このLeadinAreaでのトラックずれ検出法を共通化する。

【0050】そうする事で情報記憶媒体の種類に依らずLead-inAreaは安定にトラックずれ補正が行われる（例えばDPD（DifferentialPhaseDetection）法をトラックずれ検出に用いる）と共に非常に信頼性の高い再生信号とその識別情報が得れる。更にそのLeadinArea内に上記情報記憶媒体の種類を示すメディア識別情報を記録しておく。

【0051】それにより安定に情報記憶媒体の種類を検出し、各種情報記憶媒体に合わせてユーザデータ領域での最適なトラックずれ検出方法（例えば再生専用の情報記憶媒体ではDPD法、追記可能な情報記憶媒体に対してはDPP（DifferentialPush-Pull）法を用いるなど）を情報再生装置側で切り替えてユーザデータ領域に対して安定にトラッキングを行えるようにする。

【0052】また、先の（A1）の追記前の既記録領域データと追記後のデータ間の同期ずれを無くすことの課題と、先の（B1）の追記または書き換え情報を再生するために必要な同期合わせ準備領域がDVD-ROMには存在しないことの対応策に関しては、以下のような対策を行なっている。

【0053】Segment単位に構成される“ユーザデータ

10

20

30

40

50

記録領域”と次の“ユーザデータ記録領域”の間に“中間領域”を配置し、この“中間領域”内に同期合わせに利用されるデータ（VFOデータ）を記録し、この“中間領域”を、次に記録されている“ユーザデータ記録領域”に対する同期合わせの準備領域として活用する。

【0054】その結果、本発明では既に記録されたユーザデータを破壊する事無く、このSegment単位で情報の追記または書き換えが可能となる。またこの構造を追記可能な情報記憶媒体と再生専用の情報記憶媒体間で共用させ、再生専用の情報記憶媒体と全く同じデータ構造を持った追記可能な情報記憶媒体でもSegment間での同期ずれの影響を受けず（（A1）の課題の対策）、既記録状態にある他のSegmentのデータを破壊する事が無い

（（B1）の課題の対策）情報記憶媒体およびそのデータ構造または情報記録方法と情報記録再生装置を提供すると共にそのデータ構造で記録された情報記憶媒体に対する情報再生方法と情報再生装置を提供する所に本発明の大きな特徴がある。

【0055】先の（C1）の再生専用情報記憶媒体でのECCブロック先頭位置へのアクセス時間が掛かる問題点に対しては、以下の対策をとる。1 ECCブロック内で複数のセクター（Sector）毎に纏めてSegmentを構成させ、各Segment内にある中間領域301内に中間位置を検出する情報（PA/PS領域）を持たせる。それにより中間位置301の場所を検出可能にすることで、現行の方法よりもECCブロック先頭位置へのアクセスが容易となる。

【0056】ECCブロックの先頭位置へのアクセス方法として現行の様に順番にSector先頭のIdentification Dataを順次再生するより、Sectorを複数纏めてグルーピングしたSegment単位で検出する方がアクセス制御が容易である。

【0057】〔実施例における有効な点、機能、効果等〕次に本実施の形態で、特に有効なポイントと機能効果を先にまとめて説明する。

【0058】〔1〕： 再生専用情報記憶媒体または記録可能な情報記憶媒体内の再生専用領域（図1のリードイン領域320など）において“ユーザデータ記録領域”と“中間領域”が交互に記録され、“中間領域”には少なくとも同期合わせに利用されるデータが記録されている〔図1、図2の記載内容に相当する〕。

【0059】有効な点： ECCブロック境界位置検出が容易となり、ECCブロックを用いたエラー訂正処理を開始するまでの処理が簡素化されるので、制御の高速化とバグの発生頻度の低減、装置の低価格化が可能となる。

【0060】即ち、現行のDVDは、1物理セクター103内の26箇所に配置された同期コード110の情報を解読して1物理セクター103の先頭位置を検索し、物理セクター103の先頭位置に記録されたDataID1

の情報を再生して初めてECCブロック境界位置の検出が可能となっていた（図4の符号cの部分に示した方法）。それに比べて本発明の実施例（図5の符号fの部分の記載内容に相当する）では“中間領域”の位置を検出すれば、その“中間領域”の後方に配置され、Segment間隔で離散的な（1Segment内に存在するSectorの数だけジャンプした）アドレス情報が記載されたDataIDの位置がすぐに分かる。したがって本発明では、ECCブロック境界位置を容易に検出できるようになっている。

【0061】特に本発明では図24、図25、図26、図27、図4、図50、図4、図51に示すように書き換え回数を向上させるために、DataID1部にもスクランブルを掛ける方法を採用している。したがって、DataID1を再生するには、時間が掛かる。つまり本発明のデータ構造では、物理セクターデータ内のDataID1を逐次再生・解読したのでは現行のシステムよりも、データアクセスに時間が掛かる。

【0062】従って本発明のようなスクランブルの掛け方を採用した場合には、まず最初に中間領域301の位置検出を行い、データアクセスの方がよりアクセス時間の短縮化に対する効果大きい。

【0063】〔1a〕：〔1〕で述べた“中間領域”のデータサイズを“1シンクフレーム”サイズの整数倍に合わせている（図1の記載内容に相当する）。

【0064】図18に示す様に固定長のシンクフレーム長308の先頭位置に同期コード110が配置されている。同様に中間領域301のサイズは図2の符号cの部分に示すようにシンクフレーム長308に一致し、かつ同一シンクフレーム長308内に同期コード110と類似した構造のPA領域311が配置されている。

【0065】有効な点：（1a-1）“ユーザデータ記録領域”内のシンクフレーム間隔を“中間領域”内でも保持しているため、同期コード位置の検出が容易となる。

【0066】すなわち、物理セクターデータ5内には固定長のシンクフレーム長308の先頭位置に同期コード110が配置され、シンクフレーム長308に一致したサイズを持つ中間領域301の先頭位置にPA領域311を持つ。このために情報記憶媒体9内の全領域に亘り（再生専用領域と記録可能領域の如何に関わらず）PA領域311と同期コード110の配置間隔が常に一致した構造となっている。

【0067】その結果、1度同期コード110あるいはPA領域311を検出すれば、必ずその後で等間隔に同期コード110あるいはPA領域311が配置されているので、次に同期コード110あるいはPA領域311が来るタイミングが予想できる。

【0068】そのため同期コード110あるいはPA領域311の検出が非常に容易となるばかりで無く、同期コード110あるいはPA領域311の検出精度が大幅

10

20

30

40

50

に向上する。

【0069】(1a-2)ウォーブルグループの連続性を確保できる。

【0070】即ち、追記可能な情報記憶媒体の“ユーザデータ記録領域”には図8、図9に示すようにウォーブルされた連続溝(Pregroove)が形成されている。そして、図7の符号dの部分、図11の符号dの部分、図12の符号dの部分に示すように、1シンクフレームの物理的な長さが上記連続溝のウォーブル周期の整数倍になっている。

【0071】よって、“中間領域”のデータサイズを“1シンクフレーム”サイズの整数倍に合わせる事で、“中間領域”の物理的長さをウォーブル周期の整数倍に合わせる事が可能である。このことは、“ユーザデータ記録領域”の開始位置と終了位置でのウォーブル位相を常に一致させることが可能であることを意味する。

【0072】[1b]: [1]で述べた“中間領域”内に相対的なアドレス情報(図1符号aの部分ECC内位置情報314/315)を記録するようにしている。

【0073】有効な点: その結果、各SegmentのECCブロック内での位置が分かる。再生時には必ずECCブロックの先頭位置を検索し、そのECCブロックの先頭位置からECCブロック単位でエラー訂正処理を行う。従って本発明のように中間領域”内に相対的なアドレス情報を記録し、各SegmentのECCブロック内での位置が分かる構造にする事でECCブロック先頭位置が速く見つかり、エラー訂正処理までの処理時間の短縮化が図れる。

【0074】[1c]: “ユーザデータ記録領域”内の同期コード110のうち少なくとも一部(PA領域311及びPS領域内の“SY0”か“SY5”)が“中間領域”内の同期コード(の少なくとも一部)に利用されている(図20に示したシンクフレーム位置番号115のSY0、SY4、SY5に相当する)。

【0075】有効な点: 図20に示すように物理セクターデータ5内の位置に応じて特定の同期コード110パターンが配置されている。よって図29に示すシンクコード(SYNCCode)位置抽出部45内で図21、図22~図23に示すように検出される同期コード110のつながりを用いて物理セクターデータ5内の位置を検出できる。PA領域311及びPS領域内の“SY0”であるか“SY5”であるかを判定することで、同期コード110と同じ構造・機能を持たせることができる。これにより、図29のSYNCCode位置抽出部45内で、中間領域301の位置検出と、ECCブロック304内の中間領域301の位置抽出との2種類の位置抽出を行えるので情報記録再生装置または情報再生装置の回路構造を簡素化できると共に図32、図33、図33、図35で説明するように処理の簡素化が可能となる

[1d]: “ユーザデータ記録領域”内の同期コード1

10と“中間領域”内の同期コード間でパターン内容を変える(図20、図2の記載内容に相当する)。

【0076】有効な点: “ユーザデータ記録領域”内の同期コード110と“中間領域”内の同期コード間でパターン内容を変える事で図29内SYNCCode位置抽出部45内で検出情報が物理セクターデータ5内の位置か中間領域301位置かを高速に検出が可能となる

[2]: [1]で述べた“中間領域”内に記録されたデータパターンの特徴を利用して“中間領域”の記録場所を検出する。つまり、“中間領域”内に記録された同期コードを検出して“中間領域”の記録場所を検出する。

【0077】有効な点: ECCブロック境界位置検出が容易となり、ECCブロックを用いたエラー訂正処理を開始するまでの処理が簡素化されるので、制御の高速化とバグの発生頻度の低減、装置の低価格化が可能となる。

【0078】現行のDVDは、1物理セクター103内の26箇所に配置された同期コード110の情報を解読して1物理セクター103の先頭位置を検索し、物理セクター103の先頭位置に記録されたDataID1の情報を再生して初めてECCブロック境界位置の検出が可能となっていた(図4の符号cの部分に示した方法)。

【0079】それに比べて、本発明の実施例(図5の符号fの部分の記載内容)では、“中間領域”の位置を検出すれば、その“中間領域”の後方に配置され、Segment間隔で離散的な(1Segment内に存在するSectorの数だけ飛び飛びの)アドレス情報が記載されたDataIDの位置がすぐに分かるのでECCブロック境界位置の検出が容易となる。

【0080】[3]: 追記可能な情報記憶媒体と再生専用情報記憶媒体もしくは(記録可能な情報記憶媒体内の)再生専用領域内で“ユーザデータ記録領域”と“中間領域”の配置状態またはデータビット数から見たそれぞれの領域の配置間隔を一致させている。

【0081】即ち、図3と図6を比較すれば明らかなように“ユーザデータ記録領域”と“中間領域”の配置状態またはデータビット数が追記可能(記録可能)な情報記憶媒体と再生専用情報記憶媒体もしくは(記録可能な情報記憶媒体内の)再生専用領域内ではば一致し、VFOfieldのサイズのみが異なっている。

【0082】有効な点: (a)再生専用記憶媒体と追記可能な情報記憶媒体との間の互換性が保てる。再生用の処理回路を再生専用の情報再生装置と記録可能な情報記録再生装置との間で兼用化が可能のため装置の低価格化が可能となる。

【0083】(b)現行のBorderoutを形成する必要が無く、またRestrictedOverWriteをする事無く、Segment単位での追記または書き換えが可能である。このため、追記可能または記録可能な情報記憶媒体での細かい単位(Segment単位)での追記、書き換えが行え(無駄

10

20

30

40

50

なBorderout/inの記録する領域が不要となるため)、情報記憶媒体上への記録時の利用効率が向上する。

【0084】[4]: 追記可能な情報記憶媒体に対してSegment単位で連続した“ユーザデータ記録領域”と“中間領域”を交互に記録し、Segment単位でユーザデータの追記または書き換えを行い、追記/書き換え時には上記“中間領域”の途中の位置から記録開始を行い、“中間領域”の途中の位置で記録終了処理を行うようにしている(図1の符号dの部分および図7符号bの部分、図7の符号cの部分、図11符号bの部分、図11の符号cの部分、図12符号bの部分、図12の符号cの部分の記載内容に相当)。

【0085】有効な点: 連続データ記録単位110の先端である記録開始位置と連続データ記録単位110の後端である記録終了位置が必ずVFO領域312、331~335内に有る。VFO領域は、物理セクターデータ5が配置されているユーザデータ記録領域303の外に有る。このため、(B)で記述したようにRestricted Overwriteによる記録方法を用いた場合でのユーザデータの破壊が起こらず、何度重ね書きしてもユーザデータ記録領域303内の情報の高信頼性を保持出来る。

【0086】[5]: 追記可能な情報記憶媒体に対する1個のデータの記録単位(Segment)の中に離散的に配置された(分散して挿入された)アドレス情報を複数箇所記録する(図1、図2の記載内容に相当)。

【0087】別の言い方をするとアドレス情報を含むData IDデータを1箇所以上含むSectorが複数集まって1個のデータの記録単位(Segment)を構成する。

【0088】有効な点: (a) 記録効率が向上する。
(b) アクセスの高速性が得られる。

【0089】即ち、記録単位(Segment単位)で記録されているデータに対してその記録単位(1Segment)の途中から再生開始した場合でも再生開始直後に再生されるData ID情報内容の識別により現在再生中の場所を認識できる。このことは、再アクセス処理までの時間が短くなるため、トータルのアクセス時間の短縮化が可能となることである。

【0090】[6]: 追記可能な情報記憶媒体に於いて同一面内に追記可能な記録領域と、Lead-in領域など微少な凹凸形状で予め情報が記録されているエンボス領域が存在し、記録領域に追記可能なデータ構造とエンボス領域内に予め記録されているデータのデータ構造と共に“ユーザデータ記録領域”と“中間領域”を交互に配置する構造を持つ(図1、図2の記載内容)。

【0091】有効な点: (a) 追記可能(1回のみの追記可能/書き換え可能の両方を含む)な情報記憶媒体では、追記可能な記録領域とエンボス領域とで記録されるデータ構造が一致しているので記録領域から情報を再生する再生回路とエンボス領域から情報を再生する再生回路を共通化でき、再生回路の簡素化と低価格化が図れ

る。(b) 再生専用の情報記憶媒体でも追記可能な情報記憶媒体と同様、Lead-in領域を持つ場合が多い。このことと、[3]のポイントとを組み合わせると、Lead-in領域でのデータ構造を再生専用の情報記憶媒体と追記可能な情報記憶媒体間で全く共通化できる。その効果として、(a1)再生専用な情報記憶媒体と追記可能な情報記憶媒体の両方に対して再生可能な情報再生装置でLead-in領域に対する再生処理回路を両者の情報記憶媒体間で共通化が可能となり、情報再生装置の簡素化・低価格化が図れる。

【0092】(b1)再生専用の情報記憶媒体と追記可能な情報記憶媒体間で、Lead-in領域の構造を全く同じに出来る。このため、Lead-in領域内での再生信号処理回路だけで無く、トラックずれ検出方法も共通化できる。再生専用の情報記憶媒体(ROMディスク)と、追記可能な情報記憶媒体である1回のみ追記可能なRディスクと、書き換え可能なRAMディスクとの間のメディア識別情報がLead-in領域に記録してある。このため、異なるタイプの情報記憶媒体に対して共通なトラックずれ検出方法と共通な再生信号処理回路でLead-in領域を再生し、容易にしかも信頼性高くメディア識別情報を再生する事が可能になる。

【0093】[実施例の具体的な説明]次に、さらに具体的に図面を参照しながら説明する。

【0094】図1の符号qの部分は情報記憶媒体9の概観を示している。

【0095】追記可能または書き換え可能な情報記憶媒体に於いては、同一面内に追記可能な記録領域と、Lead-in領域320など微少な凹凸形状で予め情報が記録されているエンボス領域とが存在する。

【0096】Lead-in領域320には、情報記憶媒体の種類(例えば、次世代のDVD-ROM、次世代のDVD-R、次世代のDVD-RW、次世代のDVD-RAM)を示す識別情報が記述されている。

【0097】記録領域に追記可能なデータ構造と、エンボス領域内に予め記録されているデータのデータ構造とは、共に“ユーザデータ記録領域”と“中間領域”とを交互に配置する構造を持つ。

【0098】32個の物理セクターデータ5(図1の符号eの部分)が集まって1個のECCブロック304

(図1の符号fの部分)を構成している。ECCブロック内の配置を図13、図14、図15、図16に示す。図13、図14、図15、図16に関しては後述する。

【0099】ここで、4物理セクターデータが1セグメント領域305内に配置され、ユーザデータ記録領域303を構成する(図1の符号dの部分)。

【0100】1セグメント領域305内には更に中間領域301が存在する。

【0101】中間領域301のサイズはシンクフレーム長308の整数倍(図2の符号cの部分)になっ

10

20

30

40

50

る。中間領域301内にはPA (Postamble) 領域311、VFO (VariableFrequencyOscillator) 領域312、PS (Pre-Synchronouscode) 領域313が存在する(図2符号bの部分)。

【0102】PA (Postamble) 領域311には、後述するSY0またはSY4の情報が記録される(図符号aの部分)。また、PS (Pre-Synchronouscode) 領域313には、SY0またはSY5と、ECC内位置情報314又は315と、そのエラー検出コード316又は317が記録されている(図2符号aの部分)。

【0103】図1、図2は、再生専用情報記憶媒体または記録媒体内の再生専用領域の構造を示している。しかし記録可能または追記可能な情報記憶媒体での記録領域のデータ構造とはほぼ一致させている所に本発明の特徴がある。

【0104】記録領域のデータ構造としては、1セグメント領域305単位でデータの追記または記録を可能としている。そして、図2の符号dの部分に示すように“中間領域”の途中の位置から記録開始を行い、“中間領域”の途中の位置で記録終了処理を行ようになってい

る所に特徴がある。

【0105】図1の符号dの部分に示したセグメント領域305内のデータ構造を分かり易く描き直した図が図3である。

【0106】次世代DVD-ROMでは、1セグメント領域305内のシンクフレームのトータルが“1シンクフレーム”サイズ(固定長)になるように、データの1セグメントの前後に“VFOField”、“PreSetField”を配置する。そして、図3の

“DataField”は連続する4個分のSector情報(1Sectorのデータサイズ:2048バイト)が入り、データの

“1セグメント”を形成する。データの各セグメントはその直前に“VFOField”、“PreSetField”を配置し、その直後に“PostAmbleField”を配置する。

【0107】図1、図2及び図3に示した本発明のデータ構造の機能あるいは効果について図4、図5を用いて説明する。

【0108】現行のDVD-ROM及びDVD-R/RW

に対するアクセス制御方法を図4の符号cの部分に示す。

【0111】(a-1)始めに情報記憶媒体9上の予想される位置への粗アクセスが実行され、情報記録再生部41により、到達した位置でのデータ再生が開始される。次に(a-2)同期コード110の位置が検出され物理セクターデータの先頭位置が検出される。(a-3)物理セクターデータ内のDataID1(またはID)情報からECCブロック内位置が割り出される。(a-4)次の同期コード110位置が検出され、DataID1(またはID)情報が読込まれた後、(a-5)次のECCブロック先頭位置まで(a-4)の操作を繰り返す。

【0112】その結果、(a-6)情報記録再生部41が情報記憶媒体9上の次のECCブロック先頭位置へ到達し、そこから情報再生とエラー訂正を開始する。このように現行では、情報再生/エラー訂正を開始するECCブロックの先頭位置に到達するまで逐次物理セクターデータ情報(DataID1)を再生する必要がある。

【0113】更に本発明のように、図24~図31で説明するようにDataID1(またはID)情報までスクランブルを掛けた場合、次のことが問題となる。即ち、再生時にスクランブルのかかったDataID1(またはID)情報を解読する方法であると、ECCブロックの先頭位置に到達するまで更に時間が掛かる。つまり、より一層アクセス時間が遅くなると言う問題が生じる。

【0114】それに対して、本発明の方法では、複数の物理セクターデータ5をまとめてセグメント領域305を構成し、セグメント領域305を単位としてアクセス制御を行うようにしている。このために、アクセス処理を容易にすると共にアクセス時間を短縮化する。この点は本発明の大きな特徴でもある。

【0115】本発明における情報記録再生装置または情報再生装置の構造を図28、図29に示す。この情報再生装置の詳細については、後述することにする。

【0116】図5の符号dの部分、図5の符号eの部分に示した本発明のデータ構造に対するアクセス処理方法を図5の符号fの部分および図32、図33、図34、図35に示す。

【0117】インターフェース部42から再生すべき範囲の指示を受信すると(ST31)、再生すべき範囲の先頭位置に対応する物理セクターデータ5が含まれるECCブロックの先頭位置に有る物理セクターデータ内のDataID1の値を算出する(ST32)。情報記録再生部41では粗アクセスした位置から再生を開始する(ST33)。

【0118】情報記録再生部41で、先頭にPA領域311をもつ中間領域301が混在したデータ(図1符号bの部分)を再生し、再生されたデータをそのままSYNCCode位置抽出部45へ転送する(ST34)。SYNCCode

位置抽出部45では、シンクフレーム位置識別用コードの並び順、または直接SY4のパターンを検出してPA領域311の位置を割り出し、その結果により中間領域301の場所を検出する(ST35)。

【0119】図32、図33はこのPA領域311の情報のみを用いてアクセスする方法を示し、図33、図3では更にPS領域313内のECC内位置情報314或は315も利用してアクセスする方法を示している。

【0120】図32、図33に示すようにPA領域311の情報のみを用いてアクセスする場合、この中間領域301の直後に配置されたスクランブル状態の物理セクタデータ45-28のデータを復調回路52に与える。復調後のデータはデスクランブル回路58へ転送される(ST36)。

【0121】デスクランブル回路58内では、物理セクタデータ45-28をデスクランブルする。そして先頭位置に存在するDataID1-0と、IED2-0情報(デスクランブル後の情報)をDataID部とIDE抽出部71へ転送する(ST37)。DataID部のエラーチェック部72では、IDE2の情報を利用して検出したDataID1情報にエラーがないかチェックする(ST38、ST39)。

【0122】エラーがある場合には、ECCでコーディング回路162でエラー訂正処理後のDataID1を抽出する(ST40a)。そして、制御部43内で、DataID1を利用して、再生を開始したいアドレスとのずれ量を算出する。そしてこのずれ量が現在のトラック位置が所望のトラック位置から大きくずれているかどうかを判定する(ST40b)。ステップST39にてエラーがなかった場合は、このステップST40bに直接移行する。

【0123】上記のずれ量が大きい場合には、再生結果のDataID1の値と、再生開始予定セクタのDataID1の値との差分値を得る。そして、情報記憶媒体9上のトラックずれ量を制御部143内で算出し、その結果に基づき密アクセスを行なう(ST41)。

【0124】つまり、物理セクタデータ45-28のDataID1情報を解読してECCブロック内の位置を検出する。すなわちデスクランブル回路58でスクランブル状態の物理セクタデータ45-28内のDataID1部をデスクランブルしてECCブロック内の位置を割り出す(ST36)。この時、解読されたDataID1の値とST32で割り出した到達したい値との間の乖離が激しい場合には(ST40b)、再度密アクセスを実行する(ST41)。

【0125】ステップST40bで大きなトラックずれがないことが判明した場合、ステップST42に移行する。そして、解読されたDataID1の値のすぐ後に、ステップST32で割り出した値(到達したい場所を示す)が、現在位置より何セグメント(Segment)後方にあるかを制御部43が算出する。この後方位置は、次のECCブロック322bの先頭の物理セクタデータ45-

32に相当する(ST42)。次に、制御部43は、ステップST34、35の方法で、情報記録再生部41は、通過する情報記憶媒体9内の中間領域を逐次モニターしながら、ステップST42で算出したセグメント305数だけセグメントが通過することを、確認する(ST43)。つまり、情報記録再生部41は、算出した数だけSegmentを通過させる(またはST43)。

【0126】情報記録再生部41が希望するECCブロック322bの先頭位置に到達すると再生データの内、中間領域301を除去し、ユーザデータ記録領域303内のデータのみを復調回路52、ECCデコーディング回路62、デスクランブル回路59へ順次転送し、メインデータ(Maindata)抽出部73にてユーザデータを抽出してインターフェース部42を経由して外部へ出力する(ST44)。

【0127】図33、図35は、PS領域313のECC内位置情報314、315も利用して、所望の位置へアクセスする場合の手順を示している。ステップST31からステップST35までは、図32、図33の場合と同じである。

【0128】つまり、図33、図35あるいは図5のfの(3')に示すように、ECCブロック内のPS領域313のECC内位置情報314又は315も利用してアクセスする場合には、PA領域311の位置を割り出し、その結果により中間領域301の場所を検出する(ST35)。次に、ECCブロック内のPS領域313の位置情報314或は315を読み取り、ECCブロック304内の中間領域301の現在位置を調べる(ST51)。

【0129】次に、該当する中間領域301が、ECCブロック内の先頭位置かどうかを判定する(ST52)。この方法としては、後部に位置するPS領域313の情報を解読する。PS領域313の先頭情報がSY0で有るかSY5かを判定する(ST52)。

【0130】図2に示すように先頭情報がSY5の場合には中間領域301がECCブロックの先頭に存在している事が分かる。また先頭情報がSY0の場合にはその直後のECC内位置情報315を解読し、該当するSegmentがECCブロック304内のどの位置に有るかを判断する。

【0131】該当する中間領域301が、ECCブロック内の先頭位置でない場合には、ステップST34~ST51の処理により、ECCブロック304内の先頭位置に配置された中間領域301を再生するまで待つ(ST53)。

【0132】実際には、次のECCブロック322bの先頭位置に到達するまでに何Segment通過する必要があるかを割り出し、その割り出したSegment数だけ情報記録再生部41をトラック方向へ通過させる(ST53)。この部分が図32、図33と図33、図35に示

した処理手順の相違点である。

【0133】該当する中間領域301が、ECCブロック内の先頭位置である場合には、ECCブロック322b内の先頭のスクランブル状態の物理セクタデータ45-32のデータを復調回路53に供給し、復調する。復調データは、デスクランブル回路58へ転送される。この処理は、制御部43の制御に基づき得られる(ST54)。

【0134】以後の処理であるステップST37からST41までは、図32、図33に示した手順と同じである。ステップST40bの次に実行されるステップST55では、ステップST33からステップST40bまでの処理を実行し、ステップST32で割り出したECCブロック304の先頭にある物理セクタデータ45-32の位置にアクセス位置を到達させる。アクセス位置が所望の位置に到達した後は、ステップST44に移行する。

【0135】先に述べた図3の1セグメント領域のデータ配置構造は、再生専用領域における構造であった。これに対して、図6は、追記可能領域又は書き換え可能領域における1セグメント領域のデータ配置構造を示している。

【0136】追記可能な次世代DVD-Rまたは書き換え可能な次世代DVD-RAMのデータ構造は基本的に図3の構造を踏襲している。したがって、図3に示した例と同様に、VFO領域312、PS領域313、ユーザデータ記録領域303、PA領域311が1セグメント領域に含まれる。しかし、図6の1セグメント領域では、実施例により、VOF領域のサイズが異なる。つまり、“VOFfield”のサイズが実施例により異なる。

【0137】例えば、図7、図11には、追記可能領域または書き換え可能領域に対するユーザデータ記録方法の例を示している。ここで、図7に示した実施例ではVFO領域331と332の間に隙間111(MirrorField)が存在する。また、図11に示した実施例では、VFO領域333の直前に隙間111(MirrorField)が存在する。つまり、図11の実施例では、PA領域311直後のVFO領域サイズが“0”で有ることを意味し、PA領域311の直後に隙間111が配置されている。隙間111を設けて、スピンドルモータの回転むらによる記録終了位置の変動の影響を除去することができる。

【0138】図8、図9は、図7に示したユーザデータの記録方法と、情報記憶媒体上の物理的構造との関係を示している。図8、図9に示すように、記録領域では、蛇行(ウォーブル)した連続溝(ブリグループ)がスパイラル状に配置され、その連続溝(ブリグループ)の上に記録マーク127が形成する構造である。

【0139】追記可能な情報記憶媒体または書き換え可能な情報記憶媒体9においては、セグメント領域305

単位である連続データ記録単位110の記録開始位置を示すための記録開始位置決め用目印141が連続溝(ブリグループ)に沿って形成されている。この目印141には一般のウォーブルグループ領域143とは異なるウォーブルパターンが予め形成されている。また、本発明ではECCブロック内の位置によりパターンが異なっている。すなわちECCブロックの先頭位置と非先頭位置でのパターンを変え、それによりECCブロック先頭位置をより高速に検出可能な構造になっている。また記録開始位置決め用目印141の隣には予め決められたウォーブル周期分の長さの記録準備領域142が存在する。

【0140】連続データ記録単位110で記録を開始する場合にはまず記録開始位置決め用目印141を検出した後、その目印141が終了した後に記録準備領域142の長さ分だけウォーブル検出信号をカウントした後に記録を開始する。

【0141】図8、図9に示すように追記可能な次世代DVD-Rまたは書き換え可能な次世代DVD-RAMでは、この隙間111の直後からセグメント単位の追記が可能になっている。この隙間111により既記録データの位相と、後から行う追記処理により記録される後続の記録データとの間の位相ずれを分断し、前後のデータ処理間の位相ずれの影響を除去する働きをする。その結果、次世代DVD-Rでは“ボーダーイン”、“ボーダーアウト”を記録する事無くセグメント単位での追記が可能となる。

【0142】上記の方法で連続データ記録単位110の記録開始位置は一意的に決まっている。しかし図10に示すように情報記憶媒体9を回転させるスピンドルモータの回転ムラにより連続データ記録単位110aの実際の長さが増減し、隙間111を越えてデータの重なり部分116が発生する場合がある。このようにデータの重なり部分116(図10の(b))が発生しても、本実施例では、ユーザデータ領域303のデータを破壊しないようになっている。これは、図6に示すように、セグメント領域305の先頭に必ずVFO領域312を配置する(重なり部分116をVFO領域312内に必ず納まるように設定する)構造であるからである。この点は本実施例の大きな特徴である。

【0143】図10の(b)のように最悪時のデータの重なり部分116を容認させる本発明の他の実施例を図12に示した。

【0144】図12に示すように、予めVFO領域334、335のサイズを大きく設定して、スピンドルモータの回転ムラが無い状態でもVFO重なり領域338が存在するように配置する。図12のbは、既に記録されているデータと、新たに追記或は書き換えされるデータとの時間軸方向の配置関係を示している。このように新たにデータを追記或は書き換えすると共に、VFO領域の一部を重ね書きしている。これにより、隙間111

10

20

30

40

50

を持つことなく再生専用領域のデータ構造と、図に示したデータ構造とを一致させることができる。このことは、再生時には、再生専用領域と追記或は書き換え可能領域のデータを、全く同じ再生回路で再生できることを意味する。

【0145】図36には、追記形または書き換え情報記憶媒体9に対するSegment単位での追記または書き換え方法を示した。

【0146】本実施例における追記形または書き換え情報記憶媒体9はCLV (Constant Linear Velocity) 方式を採用している。このため、情報記憶媒体9の半径方向で、セグメント (Segment) 単位での書き出し位置の角度が異なる。

【0147】従って記録場所の指示を受ける (ST11) と、図8、図9に示した記録開始位置決め用目印141の回転方向での角度位置を予測する (ST12) 必要が有る。またインターフェース部42から入力される情報には、図6に示すPS領域313とPA領域311の情報は含まれて無いので、SYNCCode選択部47内でそのデータを作成する (ST14)。

【0148】粗アクセス後に情報記憶媒体9上の予定の角度位置に記録開始位置決め用目印141を検出したかどうかを判定し (ST16)、この結果に基づき予定のトラックに、再生装置の情報再生位置が到達したかを判断する。

【0149】図9符号aの部分、図9符号bの部分に示すようにECCブロック内の位置によりプリブルブのウォーブルパターンが異なるので、このウォーブルパターンの違いを検出してECCブロックの先頭位置を判別して (ST21)、記録処理の準備を行う。情報記録再生部41が情報記憶媒体9上の記録開始位置決め用目印141の後端部を通過後、記録準備領域142内でのウォーブル数をカウントすると共に記録処理の準備を行う (ST17)。ここで、所定のカウント数だけウォーブルを通過したら、その直後からSegment単位毎に記録を行う (ST18)。

【0150】記録が終了したかどうかを判定し (ST19)、終了していない場合にはステップST16に戻る。終了している場合にはステップST20へ移行する。

【0151】図20に示すように、本実施形態では、物理セクターデータ5 (図13、図14、図15参照) 内の同期コード110とは異なる同期パターンにより、中間領域301内のPA領域311とPS領域313のパターンを設定する所に大きな特徴が有る。図20の符号(c)に示すようにシンクフレーム位置番号115としてSY0~SY3を物理セクターデータ5内の同期コード110として使う。

【0152】図2の符号aに示すようにPA領域311のパターンとしてはSY0またはSY4を採用する。ま

たPS領域313内の先頭のパターンとしては該当SegmentがECCブロック内の先頭位置に有るときにはSY5のパターンを利用し、非先頭位置の場合にはSY0のパターンを採用する。

【0153】また本実施例では、図21に示すように、図21符号bの部分に示したSY0~SY3の具体的なパターン内容は図20に示した内容に一致する。図21に示した同期コード配置方法は1物理セクターデータ5内に1箇所のみSY0を配置し、しかも同一物理セクターデータ5内の先頭位置に配置させた所に特徴が有る。それによりSY0を検出するだけで物理セクターデータ5内の先頭位置が容易に分かるという効果がある。また、同期パターンの数を従来のDVD-ROM/R/RW/RAMに比べてSY0~SY3と4種類に減らし、同期コードのパターンを利用した物理セクターデータ5内の位置検出処理を簡素化させた所に次の特徴が有る。

【0154】また図21に示すように同期コード110と変調後のシンクフレームデータ106を合わせたデータサイズであるシンクフレーム長308が至る所一定で1116チャンネルビットになっている。この固定長のシンクフレーム長308と中間領域301のデータサイズを一致させている。

【0155】本実施例では、図22、図23に示すように、図21に示すデータ構造から任意に抽出した連続する3個の同期コード110の組み合わせは、同一物理セクターデータ内の位置により全て異なっている。この特徴を利用してPA領域311を含めた各同期コード110配置順を用いて同一物理セクターデータ5内の位置のみならず、中間領域301の位置まで検出する事が可能となる。

【0156】図22、図23に位置検出方法の一例を示す。例えば図23の符号dの部分に示すように“SY1→SY3→SY1”、の順の配置が検出された場合には図21符号bの部分の並び順からSY1の直後の変調後のシンクフレームデータは106-6である事が分かる。また図23の符号fの部分に示すように“SY0→SY0→SY1”、とSY0が2回連続して続く場合には図2符号aの部分または図20の情報から最初のSY0は中間領域301に属している事が分かる。また“SY4→SY0→SY1”、と物理セクターデータ5内では存在し得ないパターンSY4が検出された場合には3パターンのつながりを調べるまでも無く、SY4は中間領域301内のPA領域311のパターンを示していると即座に判定できる。

【0157】次に、図13、図14、図15乃至図31を参照して、ECCブロック (図13、図14、図15、図16)、1物理セクターデータ内のシンクフレーム構造 (図17、図18、図19)、同期コード (図20)、1物理セクター内の同期コードの配列例 (図21)、同期コード内のシンクフレーム位置識別コードの

10

20

30

40

50

並び順から、1物理セクタデータ内のシンクフレーム位置を割り出すための方法(図22、図23)に付いて説明する。

【0158】また、情報記憶媒体上に記録される共通データ構造の他の例(図24、図25、図26、図27)、情報記録再生装置の記録系の構成(図28)、情報記録再生装置の再生系の構成(図29)、スクランブル回路の内部構造(図30)、デスクランブル回路の内部構造(図31)を説明する。

【0159】図13には、図1の符号dに示した情報記憶媒体9の物理セクタデータ5-0、5-1、…の配列を示している(図13の符号f)。1つの物理セクタデータは、複数の行としてのデータ0-0-0、0-0-1、0-0-2、…と、各行に付加されているパリティとしての内符号PI0-0-0、PI0-0-1、PI0-0-2、…と、12行目の次に1行分付加された外符号PO 0-0を含む。

【0160】他の物理セクタデータも同様なデータ構成である。ここで、上記の各物理セクタは、論理セクタ情報103-0、103-1、103-3、…に対応するものとして定義されている(図13の符号bとeとfの関係参照)。さらに論理セクタ情報は、1つのビデオバック或はオーディオバックに対応するものとして定義されている(図13の符号a、b、eの関係を参照)。符号aの部分は、ビデオバック101a、オーディオバック102a、…などのバック列を示しており、符号bの部分は、各バックに対応する論理セクタ情報103-0、103a-1、103-2…を示している。

【0161】図14には、符号eのデータの内容を更に詳しく示している。データ0-0-0は、先頭行に対応するものであり、データ0-0-1は、その次の行に対応する(図14の符号c、d、e参照、図14の符号a、bは、図13の符号a、bに対応する)。

【0162】符号cの部分には、1つの論理セクタ情報103-0がスクランブルされ、スクランブル後の論理セクタ情報が12行分に分割され、それぞれの行(この例では12行)にはPI情報が付加された様子を示している。さらに先頭の行には、Data ID、IED、CPR_MAIが付加されている。また、この論理セクタの最後の行(第13行目)は、PO情報となっている。

【0163】図15、16は、物理セクタデータと、ECCブロックとの関係を示している。ECCブロックは、情報記憶媒体9にデータをするときにエラー訂正符号を付加する単位、さらには、情報記憶媒体9からデータを読み出してエラー訂正を行なうときに取り扱う単位である。

【0164】図15の符号e(図13の符号f、e、及び図1の符号eに対応する)の部分に示したデータ列が、ECCブロックとして構築される様子を示している。

【0165】各物理セクタデータは、1つおきに選択され、第1の小ECCブロック7-0と、第2の小ECCブロック7-1とに振り分けられる(図16参照)。

【0166】この例であると、1つの物理セクタデータは、13行からなる。このうち1行は、PO情報の一部である。ECCブロックの各行をデータ0-0-0、0-0-1、0-0-2、…として記述している。1つの小ECCブロックは、31個の物理セクタデータからなる。62個の物理セクタデータ(2つの小ECCブロック)が、例えば、偶数セクタデータと奇数セクタデータに分けられて、それぞれの偶数セクタデータによるブロックと、奇数セクタデータによるブロックのそれぞれに対してPO情報が作成されている。PO情報は、複数の物理セクタで構築された1ECCブロック単位で作成され、各物理セクタに1行ずつ分散されている。つまり、小ECCブロック単位で31行のPO情報が作成されるが、このPO情報は、31個のデータブロックに1行ずつ分散されている。1個のデータブロックは、12行のデータを含む。

【0167】図17、図18、図19は、1物理セクタデータ内のシンクフレームの構造を説明する図である。

【0168】図17の符号cの部分に示すセクタブロック(13行分のデータ(PO情報の1行分を含む)に相当)は、シンクフレームデータ105-0、105-1、…に分割される(全部で26(=13×2)個)。そしてシンクフレームデータの間には、後述する同期コードが付加される。つまり各シンクフレームデータの先頭には、同期コードが付加される。

【0169】つまり図18の符号d、符号eの部分で示すようにシンクフレームデータの間に同期コードが挿入される。同期コードは、図19の符号fで示す部分のように、例えば、可変コード領域112、固定コード領域111、可変コード領域113からなり、各領域は、図19の符号gの部分で示すような内容となっている。

【0170】特徴的な構成を説明すると以下のようなになる。

【0171】映像情報は、図17に示すように、2048バイト単位でのビデオバック101、オーディオバック102の形(符号aの部分)で情報記憶媒体9上に記録されている。この2048バイト記録単位は論理セクタ情報103(符号bの部分)として扱われる。

【0172】現行のDVD規格ではこのデータに対してData ID 1-0、IED 2-0、CPR_MAI 8-0を付加し、図16に示すECC構造に対応したPI(Parity of Inner-code)情報とPO(Parity of Outer-code)情報を付加したデータを26等分してシンク・フレーム・データ105-0~105-25を形成する(図17の符号dの部分)。この場合、PO情報も2分されてPO 0-0-0と、PO 0-0-1として示さ

10

20

30

40

50

れている。

【0173】各シンク・フレーム・データ105をそれぞれ変調し、図19の符号eに示すように、変調後のシンクフレームデータ106の間に同期コード110を挿入する。変調方法は一般に $(d, k; m, n)$ で表し、この記号の意味は“mビット”の元データを“nチャンネルビット”に変換し、変調後のチャンネルビットパターンは“0”が連続する範囲が最小で“d個”、最大で“k個”になることである。

【0174】本実施例としては例えば“特開2000-332613”に示す変調方式を採用する場合を示す。前記変調方式では

$d = 1, k = 9, m = 4, n = 6$
となる。

【0175】同期コード110内を固定コード領域111と可変コード領域112、113に分割し、可変コード領域112、113の中を更に“変調時の変換テーブル選択コード122”の記録場所と“シンクフレーム位置識別用コード123”の記録場所と“DC抑圧用極性反転パターン124”の記録場所に細分割した構造にする（一部記録場所の合体・兼用も含む）所に大きな特徴が有る（図19の符号g参照）。

【0176】ここで言う変調とは、上記の変調規則に従って、入力データを変調データに変換することである。この場合、この変換処理は変換テーブルに記載されている多数の変調データの中から、入力データに対応する変調データを選択する手法がとられている。ここで変換テーブルは複数が用意されている。したがって、変調時のどのテーブルを用いて変換した変調データであるのかを示す情報が必要であり、この情報が、“変調時の変換テーブル選択コード122”であり、これは、同期コードの直前の変調データの次に来る変調データを生成した変換テーブルを表している。

【0177】“シンクフレーム位置識別用コード123”は、シンクフレームが物理セクタ内のどの位置のフレームであるかを識別させるためのコードである。フレームを識別するには、前後の複数のシンクフレーム位置識別用コードの配列パターンにより識別することができる。

【0178】同期位置検出用コード121の具体的内容の例は、図20に示している。

【0179】同期コード110の位置検出を容易にするため変調後のシンクフレームデータ106内には存在し得ないコードを同期位置検出用コード121内に配置している。変調後のシンクフレームデータ106は $(d, k; m, n)$ 変調規則に従って変調されているので、変調後のデータ内には“0”が連続して“k+1個”続く事はある得ない。従って同期位置検出用コード121内のパターンとして“0”が連続して“k+1個以上”続くパターンを配置する事が望ましい。

【0180】しかし同期位置検出用コード121内のパターンとして“0”が連続して“k+1個”続くパターンを配置した場合には、変調後のシンクフレームデータ106の再生時に、1個のビットシフトエラーが発生すると同期位置検出用コード121と誤検知する危険性がある。したがって同期位置検出用コード121内のパターンとして“0”が連続して“k+2個”続くパターンを配置する事が望ましい。しかし“0”の連続するパターンが余り長く続くとPLL回路174での位相ずれが発生し易くなる。

【0181】現状DVDでは、“0”が“k+3個”続くパターンを利用している（現行DVDの変調規則は $(2, 10; 8, 16)$ ）。従って現行DVDよりもビットシフトエラーの発生を抑えて同期コード110位置検出および情報再生の信頼性を確保するには本実施例において“0”が続く長さを“k+3”以下にする必要があり、望ましくは“k+2”にした方が良い。

【0182】“特願平10-275358号”（特開2000-105981）の図8とその説明文に示すように変調後のビットパターンによりDSV（Digital Sum Value）値が変化する。DSV値が0から大きくずれた場合には最適なビットパターン位置で“0”から“1”にビットを変化させることでDSV値を0に近付ける事が出来る。

【0183】したがって、DSV値を0に近付けるための特定パターンを持ったDC抑圧用極性反転パターン124を同期コード110内に持たせている。

【0184】また“特開2000-332613”に示す変調方式を採用する場合以下のことを考慮する必要がある。即ち、復調対象の6チャンネルビットの変調後データの直後に存在する「6チャンネルビット変調後データを変調する時に採用した変換テーブルの選択情報」も利用して、復調対象である6チャンネルビットの復調を行う必要がある。

【0185】したがって、同期コード110の直前に配置された変調後のシンクフレームデータ106の最後の6チャンネルビットの次に来るべき6チャンネルビットの変換テーブルの選択情報を、同期コード110内の先頭の「変調時の変換テーブル選択コード122」内に記録している。つまり、同期コード110内には、変調時の変換テーブル選択コード122が存在する。

【0186】この変調時の変換テーブル選択コード122は、直前のシンクフレームデータ106の最後の6チャンネルビットデータの次に来るべき6チャンネルビットデータのための、変換テーブル選択情報である。この変換テーブル情報を参照することにより、次のデータを復調するときに、使用すべき変換テーブルを決めることができる。

【0187】次に同期コード110の具体的例を説明する。

【0188】図20は、同期コード110の具体例である。この同期コード110は、可変コード領域112と固定コード領域111を有する。可変コード領域112には、図19で説明した、変調時の変換テーブル選択コード122、シンクフレーム位置識別用コード123、DC抑圧用極性反転パターンを一体化したデータ構造を配置する。

【0189】例えばシンクフレーム位置識別用の番号として0-6が用意されている。番号0-6は、シンクYS0-YS5に対応する。さらに変調時の変換テーブル選択コードを表すために、変換テーブル番号116が用意されている。変換テーブル番号=1の場合パターンと、変換テーブル番号=0の場合パターンしては、それぞれの場合に、大別してDC抑圧のためのパターンAとBが用意されている。

【0190】例えば、この例であると、シンクフレームは、8チャンネルビットが割り当てられ、シンクフレームSY0を示す場合には、“10000000”、又は“10000000”、又は“00010000”、又は、“00010010”が同期コードとして存在することになる。また、“10000000”のときは変換テーブル番号=0が使用され、“00010000”、又は、“00010010”のときは変換テーブル番号=1が使用されていることを意味する。この同期パターンはDSVに応じて選択されて使用される。

【0191】同期位置検出用コード121は、16チャンネルビットが割り当てられ、例えば“10000000000000100”である。

【0192】ここで、本実施例では、図1で説明した中間領域301で使用する同期パターンの選択形態に特徴がある。

【0193】即ち、本実施形態では、物理セクタデータ5内の同期コード110とは異なる同期パターンが、中間領域301内のPA領域311とPS領域313の同期パターンとして設定される所に大きな特徴が有る。図20の符号(c)に示すようにシンクフレーム位置番号115としてSY0~SY3を物理セクタデータ5内の同期コード110として使うようにしている。

【0194】そして、図1の符号aの部分に示すようにPA領域311のパターンとしてはSY0またはSY4を採用する。またPS領域313内の先頭のパターンとしては該当SegmentがECCブロック内の先頭位置に有るときにはSY5のパターンを利用し、非先頭位置の場合にはSY0のパターンを採用するものである。

【0195】図21には、1物理セクタデータ内の同期コードの配置例を示している。

【0196】同期コードは、先に説明したように8チャンネルビットの同期パターンと、16チャンネルビットの同期位置検出用コード121の合計で24チャンネルビットである。変調後のシンクフレームデータは、1行

分が1092チャンネルビットである。図21の符号bは、同図の符号aのデータ列(図19の符号eのデータ列と同じ)における、返答後のフレームデータ106-0、106-1、...をマトリックス状に並べ変えて、同期コード位置を見やすくしたものである。同期コードと変調後のシンクフレームデータのチャンネルビット長をシンクフレーム長(固定長116チャンネルビット)308としている(この形態は図2にも示している)。

【0197】図21の符号bの部分に示したSY0~SY3の具体的なパターン内容は、図20に示したパターンから選択されている。図21に示した同期コード配置方法は1物理セクタデータ5内に1箇所のみSY0を配置が配置され、しかも同一物理セクタデータ5内の先頭位置に配置させた所に特徴がある。

【0198】これによりSY0を検出するだけで物理セクタデータ5内の先頭位置が容易に分かるという効果がある。また、同期パターンの数を、現行のDVD-ROM/R/RW/RAMに比べてSY0~SY3と4種類に減らし、同期コードのパターンを利用して物理セクタデータ5内の位置検出処理を行なえるようにしている。このため位置検出処理が、簡素化させた所に特徴がある。

【0199】また図21に示すように同期コード110と変調後のシンクフレームデータ106を合わせたデータサイズであるシンクフレーム長308が至る所一定で1116チャンネルビットになっている。かつ固定長のシンクフレーム長308と中間領域301のデータサイズを一致させているところにも特徴がある。

【0200】次に、図22、図23を参照して、同期コードを検出し、現在再生中のデータが物理物理セクタ内のどの位置のものであるかを判定する方法について説明する。

【0201】図22の符号bに示すように、情報記録媒体から情報記録再生部41により再生された変調後のシンクフレームデータは、同期コード位置抽出部45に入力されて、同期コード位置検出の対象とされる。同期位置抽出部45では、例えばパターンマッチング法により、同期位置検出用コード121(図20の固定コード領域のコード)の位置を検出する。

【0202】これにより、同期コード位置が検出され、同期コードを抽出することができる。検出された同期コード110の情報は、制御部43を介して、図22、図23に示すメモリ部137(符号cの部分)に順次保持される。同期コード110の位置がわかれば、変調後のシンクフレームデータの位置もわかるので、シンクフレームデータは、図22に示すようにシフトレジスタ回路170(符号aの部分)に順次格納される。

【0203】同期コードの配置順を検査することにより、変調後のしくフレームデータが図21のマトリックス系のどのポジションであるかを判別することができる。これは、図21に示すようなパターン(SY0→S

10

20

30

40

50

Y1→SY1→SY1→SY2→SY1→SY1→SY3→SY1→SY2→SY2→SY1→SY3→SY2→SY1→SY2→SY3→SY3→SY3→SY2→SY2→SY2→SY3→SY2→SY3→SY1)で同期コードを配置したからである。

【0204】図21において任意に抽出した連続する3個の同期コード110の組み合わせは、同一物理セクタデータ内の位置により全て異なっている。この特徴を利用してPA領域311を含め、各同期コード110配置順を用いて同一物理セクタデータ5内でのデータ位置のみならず、中間領域301内でのデータ位置まで検出

する事が可能となる。

【0205】図22に位置検出方法の一例を示す。例えば図21の符号dに示すように“SY1→SY3→SY1”の配置順が検出された場合には図21の符号bに示すような並び順から、SY1の直後の変調後のシンクフレームデータは106-6である事が分かる。

【0206】また、図21の符号fに示すように“SY0→SY0→SY1”、とSY0が2回連続して続く場合には図1の符号aで示したような取り決め、または図20の情報から最初のSY0は中間領域301に属している事が分かる。また“SY4→SY0→SY1”、と物理セクタデータ5内では存在し得ないパターンSY4が検出された場合には3パターンのつながりを調べるまでも無く、SY4は中間領域301内のPA領域311のパターンを示していると即座に判定できる。

【0207】また、図21の符号eに示すように“SY0→SY1→SY1”の配置順が検出された場合には図21の符号bに示すような並び順から、SY0の直後の変調後のシンクフレームデータは106-1である事が分かる。

【0208】次に、変調前のセクタデータがスクランブルされる場合の他の例を示す。

【0209】図13、図14で示したように物理セクタデータはスクランブルされているとして説明した。そして図14に示した例では、物理セクタデータの先頭のデータID、IDE、CPR_MAIはスクランブルされていないものとして示した。

【0210】しかし図23に示すように、データID1、IED2、特定データ3、4、メインデータ(EDCを含む)の全てをスクランブル処理してもよい。

【0211】図24の例は、スクランブルを実行するための初期データとして、特定データ(例えばデータタイプ3、プリセットデータ4)を利用している。図23の符号aの部分は、まずメインデータ(セクタデータ)から特定データを抽出した様子を概念的に示している。次に、図24の符号bの部分では、抽出した特定データをそのまま、スクランブル回路の初期値(或はトリガ)として用い、スクランブル処理を実行し、上記メインデータ(セクタデータ)が全てスクランブルされた様子

している。そして図24の符号cの部分は、スクランブル後のデータが所定の変調規則に従い変調され、次に、前述した同期コードが付加された様子を示している。このような処理が行われたデータが書き換え可能な情報記憶媒体21に書き込まれる。

【0212】図25は、上記の特定データがCPR_MAI(コピーライト管理情報) a8に置き換わった例である。DVD_ROMでは、特定データの部分に、このCPR_MAIが採用されているからである。他の処理は、図24の例と同じである。

【0213】図26は、図24の記録処理に対応する再生処理における手順を説明するために示している。書き換え可能な情報記憶媒体21から再生されたデータは、同期コード19a、19b、19c、…と復調前のデータ15a、15b、15c、…とからなる。そして先に説明したように同期コードと復調前のデータとは分離されて、復調前のデータが集合される。集合された復調前のデータは、所定の復調規則に従い復調され、スクランブルされたままのデータ17として集合される(図25の符号eで示す部分)。このデータ17には、図23で説明したように、特定データがスクランブルされて含まれている。このスクランブルされた特定データは、予め取り決めた所定の位置から抽出される。そして、デスクランブル部は、スクランブルされたままの特定データを用いて、スクランブルされたままのデータ17をデスクランブルする(図26の符号fで示す部分)。デスクランブル処理により、図24の符号aに示したデータと同じデータ(元のデータが復元)される。

【0214】図27は、図25の記録処理に対応する再生処理における手順を説明するために示している。この例では、上記の特定データがCPR_MAI(コピーライト管理情報) a8に置き換わっただけである。DVD_ROMでは、特定データの部分に、このCPR_MAIが採用されているからである。他の処理は、図26の例と同じである。

【0215】図28は、情報記録再生装置において、特に記録系に関する部分のブロックを示している。書替可能情報記憶媒体または再生専用情報記憶媒体に対する情報記録系の構成を説明するブロック図である。

【0216】記録用メインデータ(ソースデータまたはユーザデータ)は、インターフェース部42を介して、所定情報付加部68に送られる。この所定情報付加部68において、ソースデータはセクタ単位に細分化され、細分化されたソースデータが図24または図25のメインデータ6部分に配列格納される。

【0217】記録に用いる媒体が書替可能情報媒体21である場合は、この所定情報付加部68において、メインデータ6部分の前に、そのセクタのデータID・1、IED2、データタイプ3、プリセットデータ4および予約エリア5が付加され、メインデータ6部分の後にE

10

20

30

40

50

DC7が付加される。このとき付加されるデータID・1はデータID発生部65から得られ、プリセットデータ4はプリセットデータ発生部66から得られる。プリセットデータ発生部66は「乱数発生機能」を持っており、時変のランダムデータをプリセットデータ4として常に発生できるようになっている。なお、プリセットデータ発生部66は、プリセットデータの低位nビットも別途発生できるようになっており、発生された低位nビット同期コード選択キーの一部として同期コード選択部46に送られる。

【0218】一方、記録に用いる媒体が再生専用情報媒体22である場合は、所定情報付加部68において、メインデータ6部分の前に、そのセクタのデータID・1、IED2および著作権管理情報8(8aと8b)が付加され、メインデータ6部分の後にEDC7が付加される。このとき付加されるデータID・1はデータID発生部65から得られ、著作権管理情報8(8aと8b)は著作権管理情報のデータ発生部67から得られる。なお、著作権管理情報のデータ発生部67は、著作権管理情報の低位nビットも別途発生できるようになっており、発生された低位nビットは同期コード選択キーの一部として同期コード選択部46に送られる。

【0219】なお、この実施の形態では、低位nビットの“n”は、1～8ビットの範囲から選択される。

【0220】所定情報付加部68において生成された図24のようなデータ構造のセクタデータ、データ配置部分交換部(或はデータ抽出部)63に送られる。データ配置部分交換部63では、送られてきたセクタデータの特定データの抽出する。

【0221】抽出された特定データと全体のセクタデータは、スクランブル回路57に送られる。スクランブル回路57は、セクタ先頭からセクタ末尾までのセクタ全体に対して、スクランブル処理を施す。

【0222】こうしてスクランブル処理されたセクタデータは、順次ECCエンコーディング回路61に送られる。ECCエンコーディング回路61では、送られてきたセクタデータを所定個数(例えば16セクタ分ないし32セクタ分)纏めてECCエンコーディングする。

【0223】ECCエンコーディングされたデータは変調回路51に送られる。変調回路51は、変調用変換テーブル記録部53から必要な情報を得ながら、送られてきたデータに所定の変調(例えば8/16変調など、変調はこの方式に限るものではない)を施す。変調されたデータは、データ合成部44に送られる。

【0224】データ合成部44に送られた変調後のデータのうち、各セクタの末尾部分の変調データ(例えば6チャンネルビット)に対して、そのデジタル・サム・バリュウ(DSV)の値が、DSV値計算部48で計算される。計算されたDSV値は、同期コード選択部46に送られる。

【0225】同期コード選択部46は、DSV値計算部48で計算されたDSV値と、プリセットデータ発生部からの低位nビットデータまたは著作権管理情報のデータ発生部67からの低位nビットデータとに基づいて、同期コード選択テーブル記録部47に記録されている多種類の同期コードテーブルから、特定の(最適な)同期コードを選択する。

【0226】なお、この実施の形態では、セクタ内の同一場所(例えば先頭位置)での同期コード(19aあるいは19e)に対する同期コードテーブルを、4種類以上(例えば8種類)用意してもよい。このようにすれば、各セクタ(33または34)の先頭位置にくる同期コードのビットパターンを複数種類(例えば8種類)利用できる。

【0227】同期コード選択部46により同期コード選択テーブル記録部47から選択された同期コードテーブル中の同期コードは、データ合成部44において、変調回路51からの変調データと、交互に配置される。

【0228】こうして構成されたデータが書替可能情報媒体21(相変化記録方式を採用するRAMディスク、RWディスクなど)に書き込まれる。

【0229】一方、合成されたデータが再生専用情報媒体用である場合は、そのデータは、(a)ROMディスクの原盤記録部によりROMディスク複製用の原盤にカッティングされるか、(b)情報記録再生部41により、一旦記録した後は再生専用となるRディスク(書き込みレーザ照射部分の反射率が永久変化する色素を利用したディスクなど)に焼き込まれる。

【0230】上記の装置の各ブロック要素の動作は、制御部43内のROMに書き込まれた制御プログラムに従い、その中のRAMをワークエリアに用いて、その中のMPUにより、制御されるようになっている。

【0231】図29は、書替可能情報記憶媒体または再生専用情報記憶媒体に対する情報再生系の構成を説明するブロック図である。

【0232】情報記録再生部(または記録機能のない再生部)41により情報記憶媒体(21または22)から再生された直後のデータ構造では、例えば図26の例の場合、復調前のデータ15a、15b、…と同期コード19a、19b、19c、…が混在配置されている。再生部41で再生された直後のデータは、同期コード位置検出/抽出部45および復調回路52に送られる。

【0233】同期コード位置検出/抽出部45は、パターンマッチング法を用いて、再生された直後のデータ中から、各セクタ先頭の同期コードを検索し、検出する。先頭の同期コードが検出されたあと、そのセクタ内の後続同期コードも検出され、抽出される。

【0234】抽出された同期コードの情報は、復調回路52に送られる。復調回路52は、同期コード位置検出/抽出部45からの同期コードの情報により、再生部4

1からの再生データのセクタ先頭位置を知るとともに、そのセクタ内の同期コード位置も知ることができる。

【0235】復調回路52内では、同期コード位置検出／抽出部45からの同期コード情報により、セクタ内に含まれる同期コードが削除される。そして、削除後にセクタ内に残った復調後のデータ（これらは8/16変調されている）は、復調用変換テーブル記録部54からの復調情報に基づいて、復調される。

【0236】復調回路52で復調されたデータは、デスクランブル回路58、ECCデコーディング回路62に送られる。デスクランブル処理は、図26、図27にて説明した。

【0237】即ち、デスクランブルされたデータの所定範囲には、特定データの情報が入っている。デスクランブル回路58は、スクランブルされたままの特定データを用いて、まず、データID、IEDの部分デスクランブルする。スクランブル解除されたデータID、IEDは、データID部&IED部抽出部71で抽出される。データID部&IED部抽出部71は、データID、IEDを制御部43に送る。制御部43は、順次得られるデータIDを監視している。

【0238】スクランブル解除されたデータID・1の情報内容により、制御部43のMPUは、トラック外れ検出を行うことができる。

【0239】トラック外れが合ったことが検出された場合、短期間内に再度、情報の読み取りを行なうことができる。

【0240】復調回路52で復調されたデータは、ECCデコーディング回路62にも送られている。ECCデコーディング回路62は、所定個数（16個あるいは32個など）分のセクタを1つのECCブロックにまとめ、ECCエンコーディングされたデータをECCデコーディングしてから、デスクランブル回路58、59に送っている。

【0241】デスクランブル回路59ではメインデータ部全体のデスクランブルを実行する。このときは、先に抽出したスクランブルされたままの特定データを用いている。この処理は、トラック外れがないことが検出されたときに実行される。

【0242】なお、使用媒体が書替可能情報媒体21であるか再生専用情報記憶媒体22であるかの識別は、媒体の特定部（ディスク状媒体では内周部）に記録されているメディア識別情報（図示せず）を用いて行うことができる。

【0243】デスクランブル処理後のデータは、データ配置部分交換部64に送られる。データ配置部分交換部64は、送られてきたデスクランブル処理後のデータの中の特定データをデータID部&IED部抽出部71に送る。

【0244】デスクランブル処理されたデータの中のデ

ータID、IEDはデータID部&IED部抽出部71により検出され、エラーチェック後のデータIDが抽出される。また、得られた各セクタデータの先頭位置から一定長後のメインデータ6はメインデータ抽出部73により抽出され、インターフェイス部42を介して、外部に出力される。

【0245】図29の装置の各ブロック要素の動作は、制御部43内のROMに書き込まれた制御プログラムに従い、その中のRAMをワークエリアに用いて、その中のMPUにより、制御される。また、図32から図36で説明したデータ処理も制御プログラムに従い実行される。

【0246】次に、スクランブル回路、デスクランブル回路の具体例について説明する。

【0247】図30はスクランブル回路、図31はデスクランブル回路を示している。

【0248】スクランブル対象のビット列を1ビットずつ8ビット（1バイト）単位で処理するようになっている。

【0249】スクランブル回路57は、8ビットのシフトレジスタ回路91と、所定のオン／オフパターンを持つ8ビット分のスイッチアレイ93と、このスイッチアレイ93を介してシフトレジスタ回路91の各ビットr0～r7に選択的に接続される加算回路アレイ95とで構成されている。

【0250】シフトレジスタ回路91は最初はクリア（CLR）されており、データポート（DATA）への入力Aがない状態では各ビットr0～r7は全て“0”となっている。シフトレジスタ回路91は、所定のクロック（CK）のクロックタイミングでデータポートDATAへの入力を1ビットずつ受け取り、受け取ったビットデータを順次ビットr0～r7にビットシフトしながら取り込むようになっている。

【0251】加算回路アレイ95は、シフトレジスタ回路91の各ビットr0～r7に選択的に接続される7個の直列接続1ビット加算器と、これらの1ビット加算器の累積加算結果とスクランブル入力Aとを1ビット加算して出力する終段1ビット加算器（アレイ95の右端）とを備えている。この終段1ビット加算器から、スクランブル結果（スクランブルデータ11a）が出力される。

【0252】なお、スイッチアレイ93のオン／オフパターンは、図31に示すデスクランブル回路59のスイッチアレイ93のオン／オフパターンと同じである。このオン／オフパターンは、スクランブル／デスクランブル処理にとって一種の鍵情報となっている。

【0253】スクランブル回路57は、図24の符号a、或は図25の符号jに相当する入力aまたはbに対して、次のように動作する。

【0254】＜入力aの場合＞まず、スクランブルしよ

うとするセクタデータから抽出された特定データ（データタイプ4、プリセットデータ4のうちの最初の8ビット）の先頭から、加算回路アレイ95の終段1ビット加算器（アレイ95の右端）を介して、シフトレジスタ回路91のデータポートDATAに入力される。この特定データSD-A（8ビットの0/1ビット列）は、その先頭から1ビットずつ、クロックCKのタイミングに同期して、シフトレジスタ回路91の各ビットr0～r7に順次取り込まれる。

【0255】シフトレジスタ回路91の各ビットr0～r7は、所定のオン/オフパターンを持つ8ビット分のスイッチアレイ93を介して、8個の直列接続された1ビット加算器からなる加算回路アレイ95に接続されている。加算回路アレイ95は、スイッチアレイ93のうちオンとなっている位置のシフトレジスタビット（例えばビットr7、r5、r3、r1）にセットされた（セット前ならクリアされた状態の）1ビットデータ（“0”または“1”）を累積的にリアルタイムで1ビット加算（2進加算）して、加算結果（1ビットの“0”または“1”）を終段の1ビット加算器（入力Aが与えられている1ビット加算器）に入力している。この終段1ビット加算器の出力（1ビット加算結果）が、入力Aに対する最初のスクランブル結果のビットであり、スクランブルデータ11aの特定データの先頭となる。

【0256】同様に、クロックCKのタイミングに同期して1ビットずつシリアルにスクランブル前のデータビットがシフトレジスタ回路91に取り込まれ、これと同時に並行して、クロックCKのタイミングに同期して1ビットずつシリアルにスクランブル後のデータビットが加算回路アレイ95の終段1ビット加算器から出力される。こうして最初の8ビットのスクランブルデータ出力が済むと、休止なく直ちに、次の8ビットが同様にスクランブルされ、スクランブル後のデータビットが加算回路アレイ95の終段1ビット加算器から出力される。以下同様に、所定単位（8ビットすなわち1バイト）で後続データ（データID・1以後）がスクランブルされ、スクランブルデータ11aとして、ECCエンコーディング回路61に送られる。

【0257】このようにしてシリアルに得られた8ビット（1バイト）単位の0/1ビット列のうち、最初の所定バイト数（例えば1バイト）で構成される特定データ相当分は、スクランブルの火種（スクランブル処理開始のきっかけ）として用いられたものである。これは記録情報としては不要なので、後の記録処理で捨てる（あるいは無視する）ことになる。捨てられた特定データ相当分と同じ内容はその後のスクランブルデータ中にも含まれているので、捨てても困らない。

【0258】＜入力bの場合＞スクランブル回路57の回路動作そのものは、入力aの場合と同じである。ただ

し、入力aの場合はスクランブルの火種が時変データ（プリセットデータ4）を含んデータのに対し、入力bの場合はスクランブルの火種が固定データ（著作権管理情報CPR_MAI）となっていることが異なる。入力aと入力bとではスクランブルの火種が異なっているので、同じスクランブル回路が用いられていても、入力aに対するスクランブル後のデータ11aと入力bに対するスクランブル後のデータ11bは、異なるビット配列となる。

【0259】図30のスクランブル回路57においては、加算回路アレイ95が処理ループを構成していない（終段1ビット加算器の加算結果が他の加算器入力にフィードバックしていない）ので、スクランブル処理中に何らかの原因でエラーが発生しても、そのエラーが8ビット分以上広がることはない。すなわち、エラー伝搬距離が8ビットに制限されているため、スクランブル回路動作上の信頼性が高くなる。

【0260】図31は、デスクランブルする回路58の一例を示す回路図である。ここでは、スクランブル回路57と同様に、デスクランブル対象のビット列を1ビットずつ8ビット（1バイト）単位で処理するようになっている。

【0261】デスクランブルする回路58は、8ビットのシフトレジスタ回路91と、所定のオン/オフパターン（図30のスイッチアレイ93のオン/オフパターンと同じ）を持つ8ビット分のスイッチアレイ93と、このスイッチアレイ93を介してシフトレジスタ回路91の各ビットr0～r7に選択的に接続される加算回路アレイ95とで構成されている。

【0262】ここで、シフトレジスタ回路91は最初はクリアCLRされており、データポートDATAへの入力がない状態では各ビットr0～r7は全て“0”となっている。シフトレジスタ回路91は、所定のクロックCKのクロックタイミングでデータポートDATAへの入力を1ビットずつ受け取り、受け取ったビットデータを順次ビットr0～r7にビットシフトしながら取り込むようになっている。

【0263】加算回路アレイ95は、シフトレジスタ回路91の各ビットr0～r7に選択的に接続される8個の直列接続1ビット加算器を備えている。ビットr0に選択的に接続される初段1ビット加算器（アレイ95の右端）に、デスクランブルするビット列が、その先頭から1ビットずつ入力される。そして、加算回路アレイ95の1ビット加算器の累積加算結果は、終段1ビット加算器（アレイ95の左端）から出力される。この終段1ビット加算器から、デ・スクランブル結果（出力cまたは出力d）のビット列が得られる。

【0264】＜図23に示したデータがデスクランブルされる場合＞図31のデスクランブルする回路は、符号aに示すようなスクランブルデータスクランブルデータ

16に対して、次のように動作する。

【0265】スクランブルされたままのデータタイプとプリセットデータの位置のデータ23と、スクランブルされたままのデータ17が順次シフトレジスタ回路91のデータポートDATAに入力される。このデータ(8ビットの0/1ビット列)は、その先頭から1ビットづつ、クロックCKのタイミングに同期して、シフトレジスタ回路91の各ビットr0~r7に順次取り込まれる。

【0266】シフトレジスタ回路91の各ビットr0~r7は、図30のスイッチアレイ93と同じオン/オフパターンを持つ8ビット分のスイッチアレイ93を介して、8個の直列接続された1ビット加算器からなる加算回路アレイ95に接続されている。加算回路アレイ95は、スイッチアレイ93のうちオンとなっている位置のシフトレジスタビットにセットされた1ビットデータ(“0”または“1”)を累積的にリアルタイムで1ビット加算(2進加算)して、加算結果(1ビットの“0”または“1”)を終段の1ビット加算器(レジスタr7が接続されている左端の1ビット加算器)から出力している。この終段1ビット加算器の出力(1ビット加算結果)が、デスクランブル後のデータとなる。

【0267】同様に、クロックCKのタイミングに同期して1ビットづつシリアルにデ・スクランブル前のデータビットがシフトレジスタ回路91に取り込まれるとともに加算回路アレイ95の右端の初段1ビット加算器に入力され、クロックCKのタイミングに同期して1ビットづつシリアルにデスクランブル後のデータビットが加算回路アレイ95の終段1ビット加算器から出力される。こうして最初の8ビットのデスクランブルデータ出力が済むと、休止なく直ちに、次の8ビットが同様にスクランブルされ、スクランブル後のデータビットが加算回路アレイ95の終段1ビット加算器から出力される。以下同様に、所定単位(8ビットすなわち1バイト)で後続データがデスクランブルされ、デ・スクランブル後の出力Aが得られる。

【0268】このようにしてシリアルに得られた8ビット(1バイト)単位の0/1ビット列のうち、最初の所定バイト数(ここでは1バイト)で構成される特定データ相当分は、デスクランブルの処理開始のきっかけとして用いられたものであり、再生情報としては不要なので、後の記録処理で捨てる(あるいは無視する)ことになる。捨てられた特定データ(SD-A)相当分と同じ内容はその後のスクランブルデータ中に含まれているので、捨てても困らない。

【0269】<図24に示したようなデータがデスクランブルされる場合>デスクランブルする回路の回路動作そのものは、データ17の場合と同じである。ただし、データ17の場合はデ・スクランブルの火種が時変データ(プリセットデータ4)を含んデータのに対し、デ

タ18の場合はデ・スクランブルの火種が固定データ(著作権管理情報CPR_MAI)となっていることが異なる。

【0270】このデ・スクランブルする回路においても、加算回路アレイ95は処理ループを構成していない(終段1ビット加算器の加算結果が他の加算器入力にフィードバックしていない)ので、デスクランブル処理中に何らかの原因でエラーが発生しても、そのエラーが8ビット分以上広がることはない。すなわち、エラー伝搬距離が8ビットに制限されているため、デ・スクランブル回路動作上の信頼性が高い。

【0271】<図31の実施の形態の特徴>もし、デスクランブル回路が入力データに対するフィードバックループを持つ場合は、何らかの原因(情報記憶媒体21/22上の欠陥および/または媒体表面のゴミや傷の等の影響)で入力データにエラーが発生すると、フィードバックループの循環処理動作により、それ以後の処理にエラーが伝搬されてしまう。しかし、フィードバックループを持たないようにすれば、仮に入力データにエラーが含まれた場合でもそのエラー箇所がフィードバック(循環)されることはなく、シフトレジスタ回路91内を通過した後はそのままシフトレジスタ回路91内から消えてしまう。つまり、フィードバックループを持たない回路構成を取ることによって、シフトレジスタ回路91のビット数以上はエラー伝搬しない特性(エラー伝搬抑制特性)が現れる。

【0272】

【発明の効果】以上説明したようにこの発明によれば、同期コードの位置検出に関する簡素化を図ると共に同期コードの検出信頼性を向上させることが可能となる。

【図面の簡単な説明】

【図1】 この発明に係る再生専用情報記憶媒体又は情報記憶媒体の再生専用領域内のデータ配置方法を説明するための説明図。

【図2】 図1の関連において、再生専用情報記憶媒体又は情報記憶媒体の再生専用領域内のデータ配置方法を説明するための説明図。

【図3】 再生専用情報記憶媒体又は情報記憶媒体の再生専用領域内における1セグメント領域(連続データ記録単位)範囲の説明図。

【図4】 この発明に係る情報記憶媒体上のデータ配置方法の効果を説明するために示した比較用の説明図。

【図5】 この発明に係る情報記憶媒体上のデータ配置方法の効果を説明するために示した説明図。

【図6】 この発明に係る記録可能な情報記憶媒体の記録領域(追記可能領域又は書き換え可能領域)内における1セグメント領域(連続データ記録単位)範囲を示す説明図。

【図7】 この発明に係る記録可能な情報記憶媒体の記録領域(追記可能領域又は書き換え可能領域)内にお

るユーザデータ記録方法の一例を示す説明図。

【図 8】 この発明に係る記録可能な情報記憶媒体の構造と図 7 に示したユーザデータ記録方法を説明するために示した図。

【図 9】 この発明に係る記録可能な情報記憶媒体の構造と図 7 に示したユーザデータ記録方法を図 8 に関連して説明するために示した図。

【図 10】 本発明に係る図 8 に示した隙間領域の必要性に関する説明図。

【図 11】 この発明に係る記録可能な情報記憶媒体の記録領域（追記可能領域又は書き換え可能領域）内におけるユーザデータ記録方法の第 2 の例を示す説明図。

【図 12】 この発明に係る記録可能な情報記憶媒体の記録領域（追記可能領域又は書き換え可能領域）内におけるユーザデータ記録方法の第 3 の例を示す説明図。

【図 13】 この発明に係る情報記憶媒体の再生専用領域、追記可能領域、書き換え可能領域のデータ構造に対して適用されている物理セクタと論理セクタとの関係について説明するための図。

【図 14】 この発明に係る情報記憶媒体の再生専用領域、追記可能領域、書き換え可能領域のデータ構造に対して適用されている物理セクタと論理セクタと更にスクランブル後の情報について説明するための図。

【図 15】 この発明に係る情報記憶媒体の再生専用領域、追記可能領域、書き換え可能領域のデータ構造に対して適用されている ECC ブロックについて説明するための図。

【図 16】 この発明に係る情報記憶媒体の再生専用領域、追記可能領域、書き換え可能領域のデータ構造に対して適用されている物理セクタと ECC ブロックの関係について説明するための図。

【図 17】 この発明に係る情報記憶媒体の再生専用領域、追記可能領域、書き換え可能領域のデータ構造に対して適用されているシンクフレームデータの配置について説明するための図。

【図 18】 上記のシンクフレームデータと同期コード、シンクフレーム長の関係について示す説明図。

【図 19】 この発明に係る同期コードの構造の例を示す説明図。

【図 20】 この発明に係る同期コードの構造の詳細な例を示す説明図。

【図 21】 この発明に係る同期コードとシンクフレームデータの配置パターンの例を示す説明図。

【図 22】 上記の同期コード内のシンクフレーム位置識別用コードの並び順から 1 物理セクタ内のシンクフレーム位置を割り出す方法を示す説明図。

【図 23】 同じく上記の同期コード内のシンクフレーム位置識別用コードの並び順から 1 物理セクタ内のシンクフレーム位置を割り出す方法を示す説明図。

【図 24】 この発明に係る情報記憶媒体上に記録されるデータのスクランブル処理の方法を示す説明図。

【図 25】 この発明に係る情報記憶媒体上に記録されるデータのスクランブル処理の方法を示す説明図。

【図 26】 この発明に係る情報記憶媒体上に記録されたデータがデスクランブル処理される方法を示す説明図。

【図 27】 この発明に係る情報記憶媒体上に記録されたデータがデスクランブル処理される方法を示す説明図。

【図 28】 この発明に係る情報記録再生装置の構成において記録系を示す図。

【図 29】 この発明に係る情報記録再生装置の構成において再生系を示す図。

【図 30】 この発明に係るスクランブル回路の構成例を示す図。

【図 31】 この発明に係るデスクランブル回路の構成例を示す図。

【図 32】 この発明に係る情報記録再生装置において PA 領域を利用して所定位置へのアクセス制御方法を示すフローチャート。

【図 33】 図 32 の続きを示すフローチャート。

【図 34】 この発明に係る情報記録再生装置において PS 領域を利用して所定位置へのアクセス制御方法を示すフローチャート。

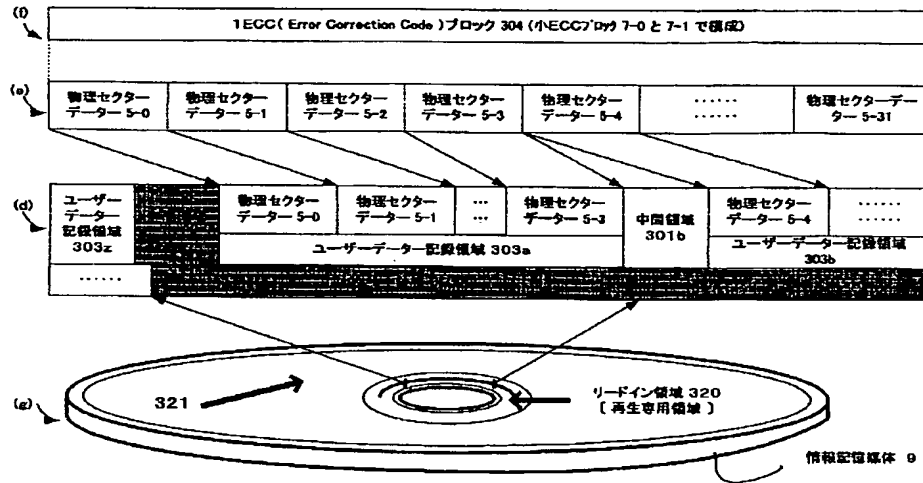
【図 35】 図 34 の続きを示すフローチャート。

【図 36】 この発明に係る情報記録再生装置における記録方法又は書き換え方法を説明するために示すフローチャート。

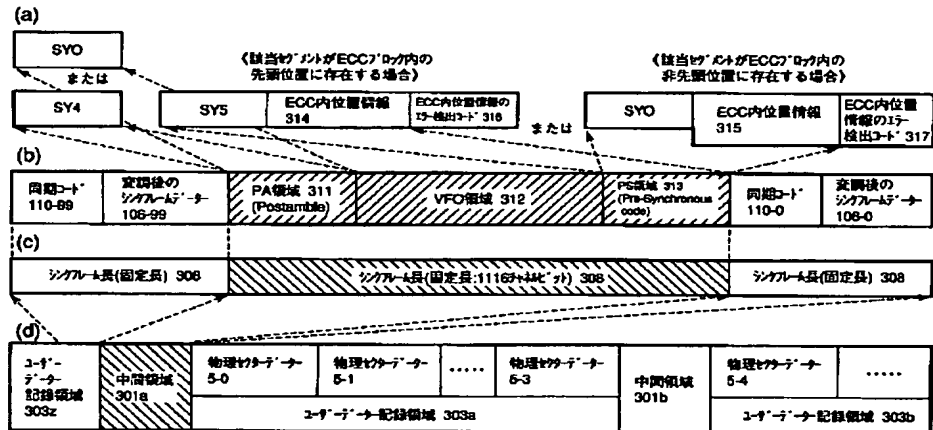
【符号の説明】

9…情報記憶媒体、5-0、5-1、5-2、…物理セクタデータ、110…同期コード、301a…中間領域、303a…ユーザデータ領域、304…エラー訂正コードブロック、305a、305b…1 セグメント領域、308…シンクフレーム長、311…PA 領域、312…VFO 領域、313…PS 領域。

【図1】



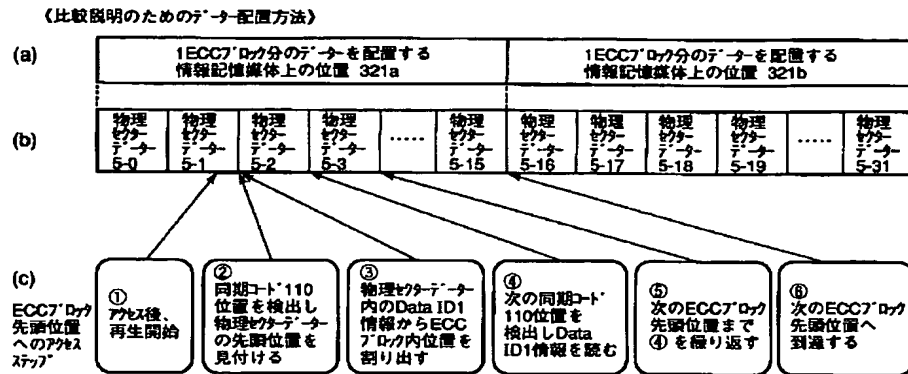
【図2】



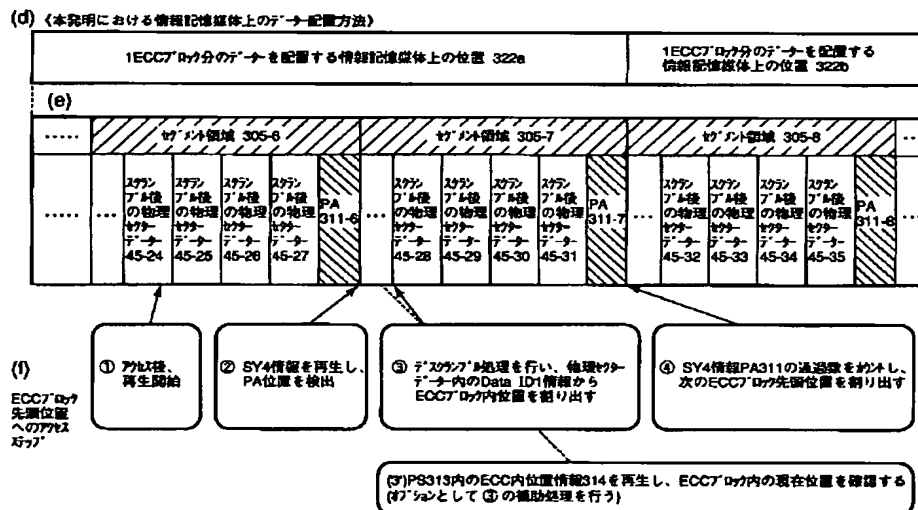
【図3】

segment(1セグメント領域 305)						
VFO field (VFO領域 312)	PS field (PS領域 313) (Pre-Synchronous code)	Data field (ユーザーデータ記録領域 303)				PA field (PA領域 311) (Postamble)
		Sector Data (物理セクターデータ 5-0)	Sector Data (物理セクターデータ 5-1)	Sector Data (物理セクターデータ 5-2)	Sector Data (物理セクターデータ 5-3)	
1056 チャンネル ビット	36 チャンネル ビット	115064チャンネルビット				24 チャンネル ビット

【図4】



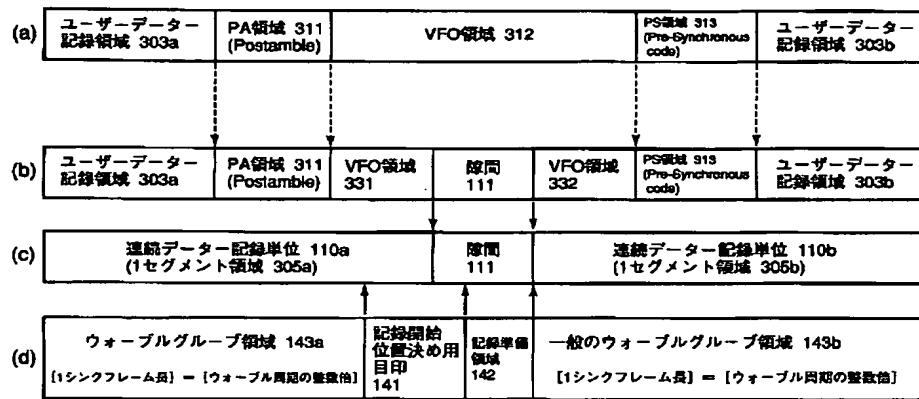
【図5】



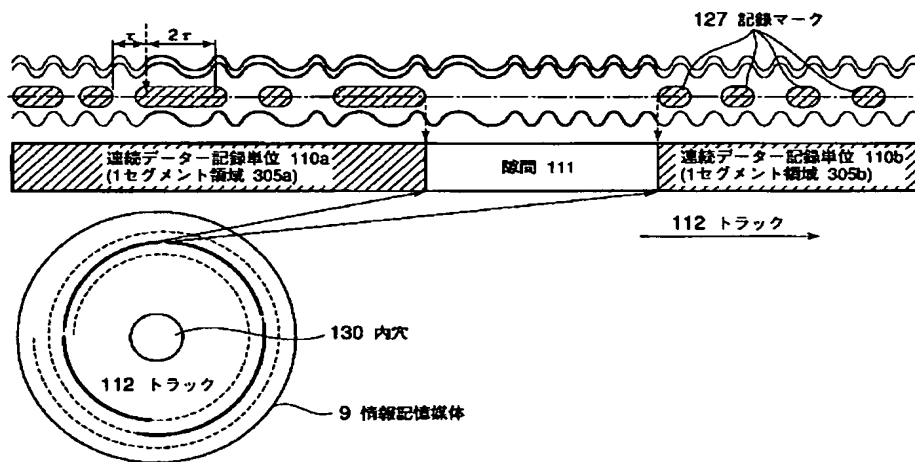
【図6】

segment(1セグメント領域 305＝遠隔データ記録単位 110)						
VFO field (VFO領域 312)	PS field (PS領域 313)	Data field (ユーザーデータ記録領域 303)				PA field (PA領域 311)
		Sector Data (物理セクタデータ 5-0)	Sector Data (物理セクタデータ 5-1)	Sector Data (物理セクタデータ 5-2)	Sector Data (物理セクタデータ 5-3)	
						VFO field (VFO領域 312) ↓ (ECCブロック内の位置でパターン異なる)
実施例でサイズが異なる	36チャンネルビット	116064チャンネルビット				24チャンネルビット 実施例でサイズが異なる

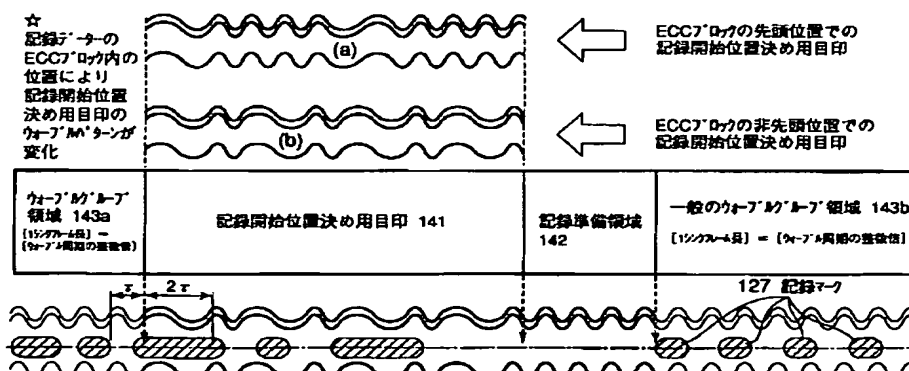
【図7】



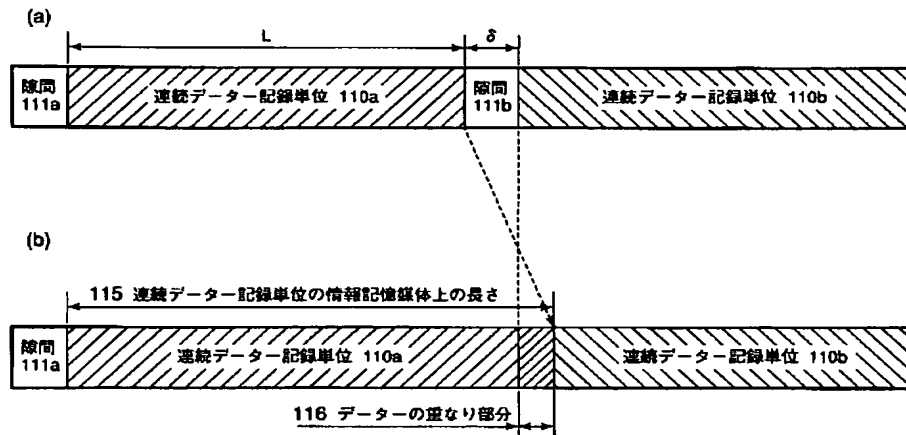
【図8】



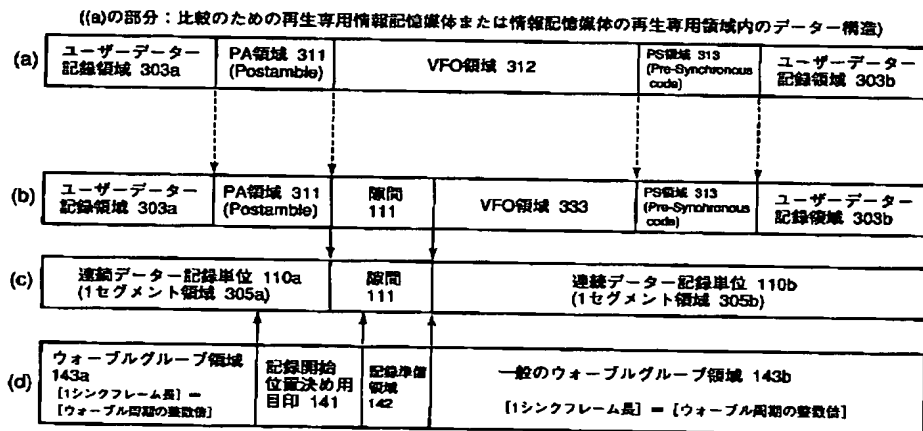
【図9】



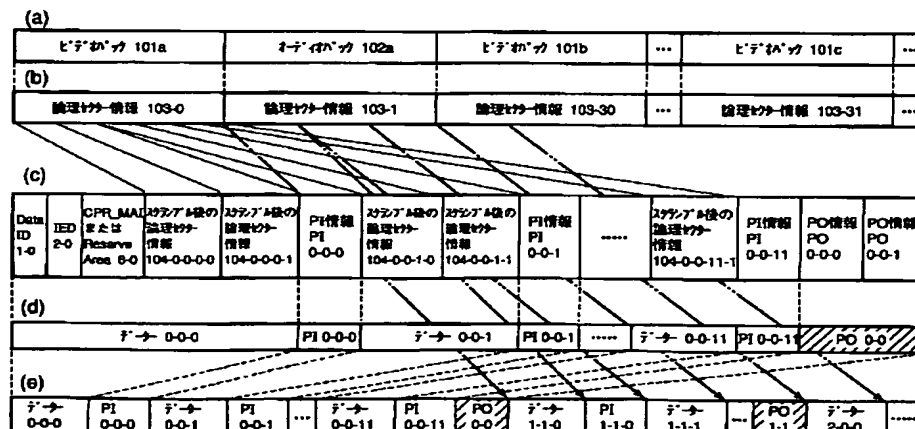
【図10】



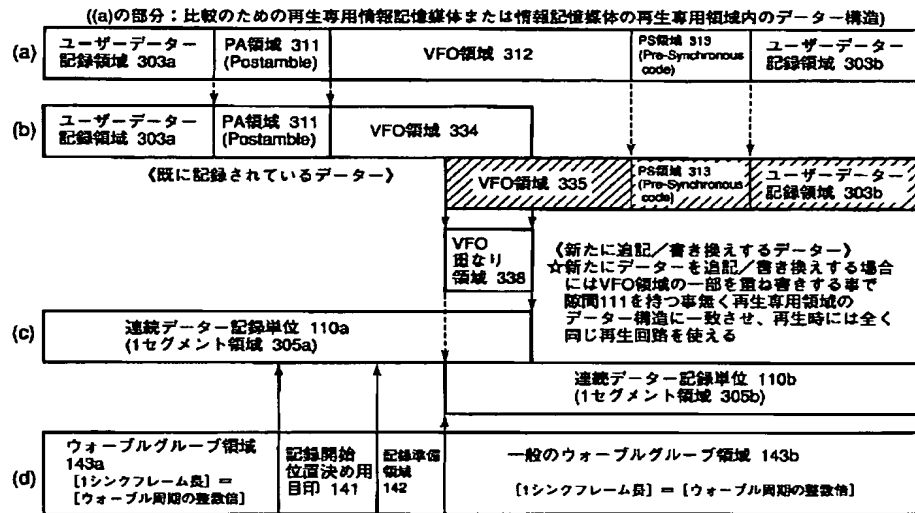
【図11】



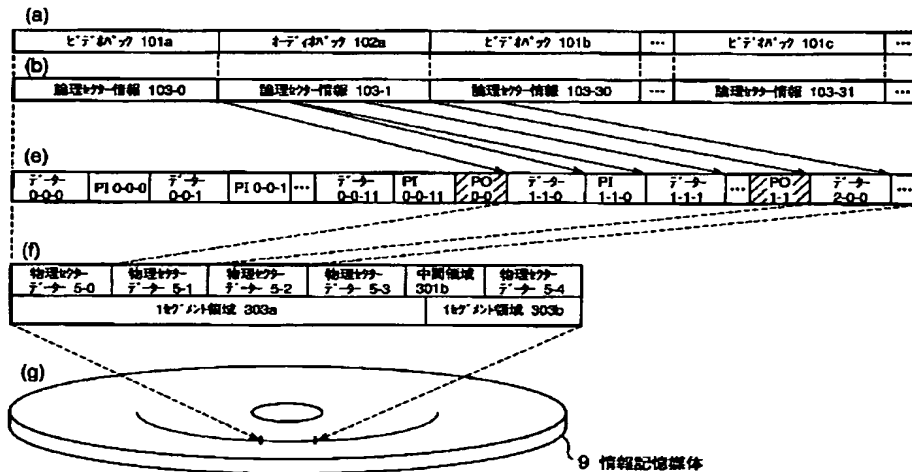
【図14】



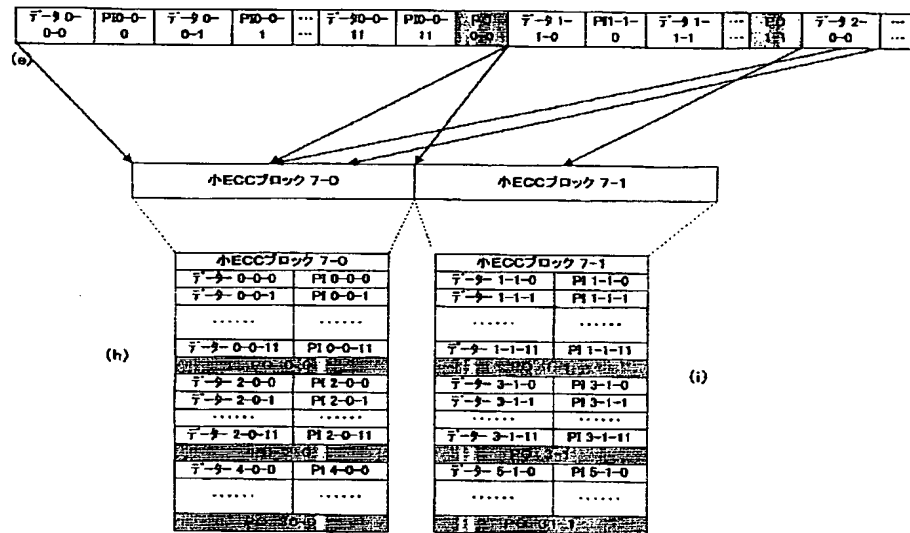
【図12】



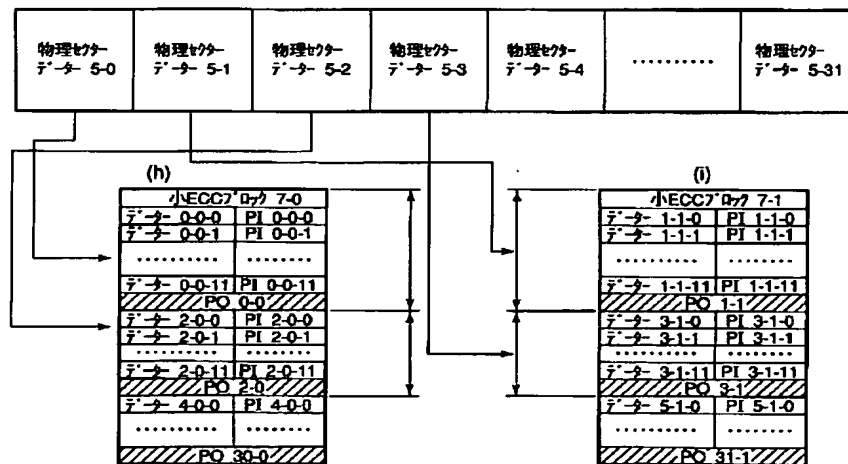
【図13】



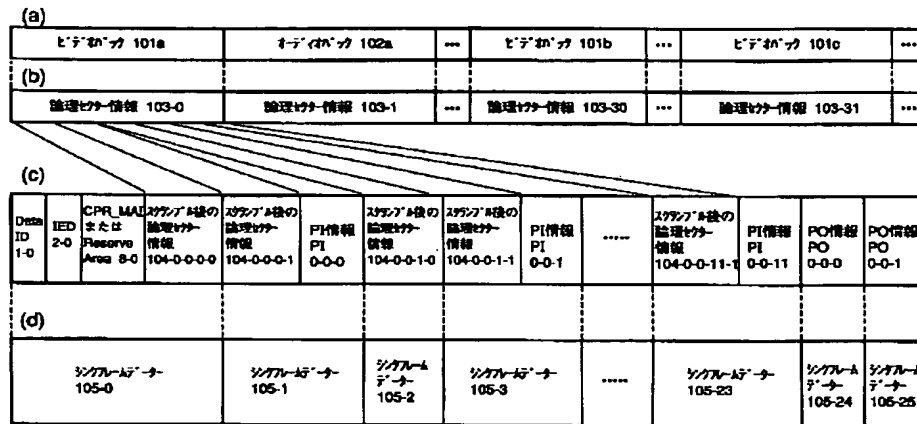
【図15】



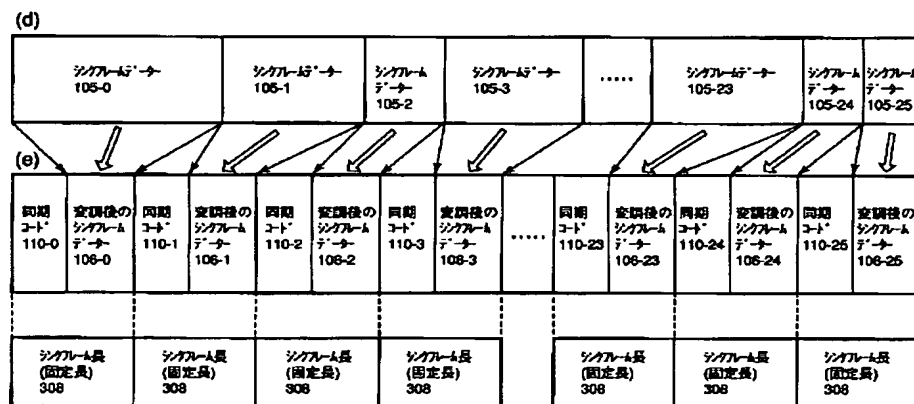
【図16】



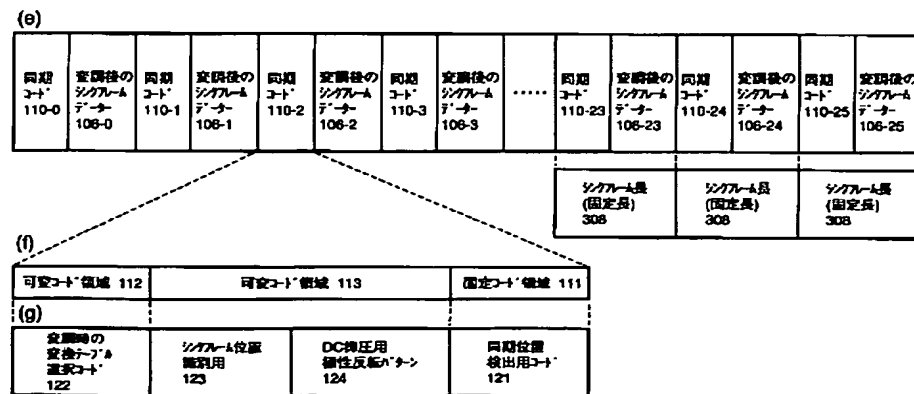
【図17】



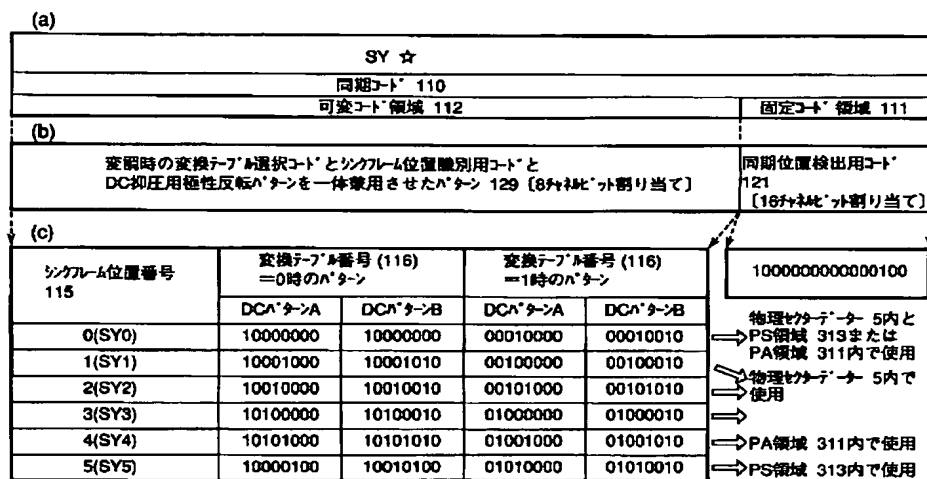
【図18】



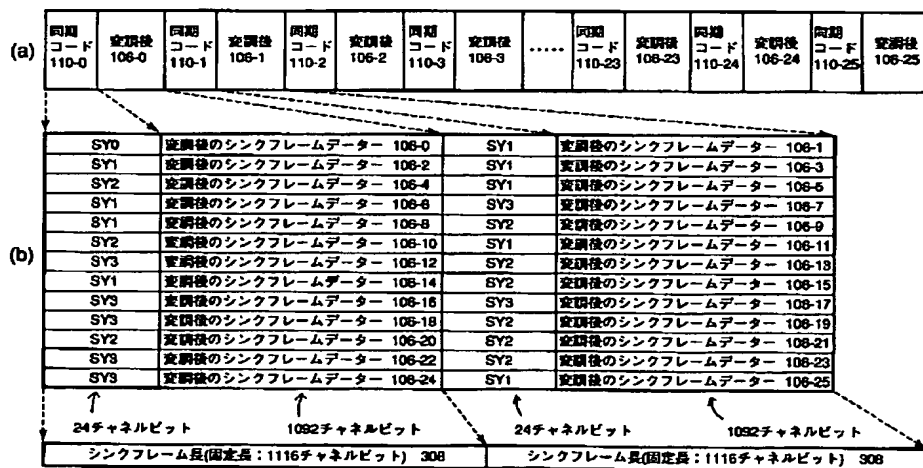
【図19】



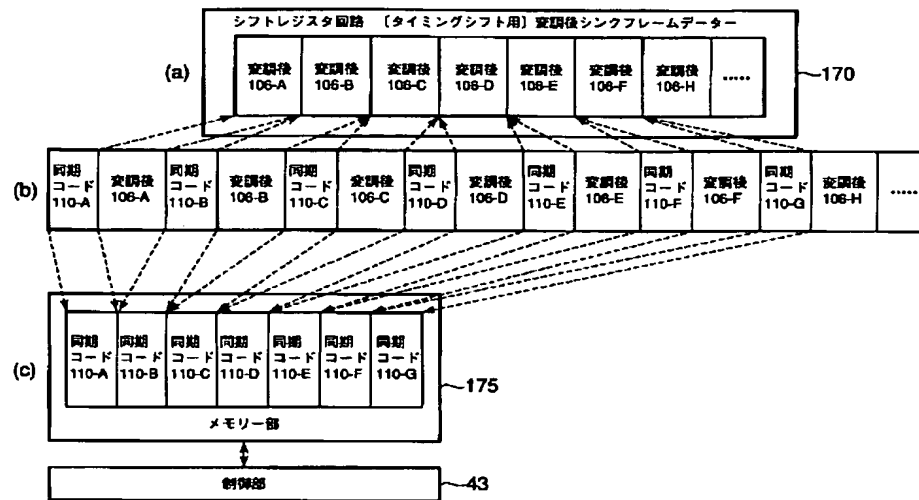
【図20】



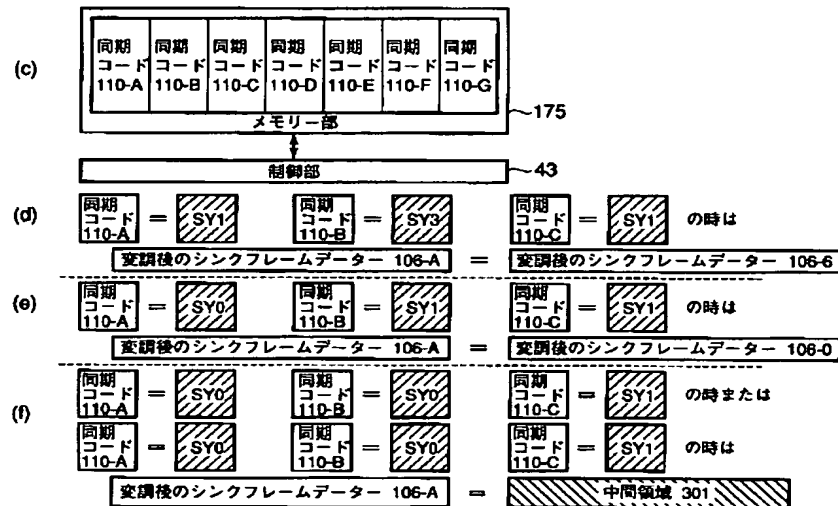
【図21】



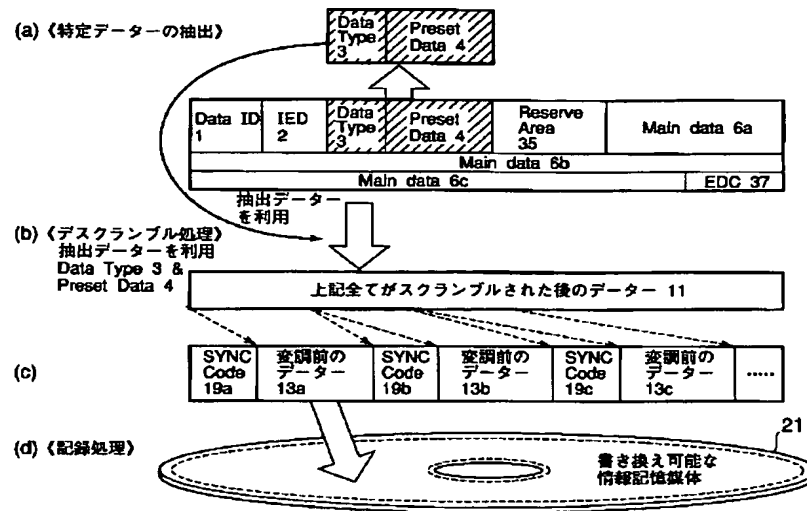
【図22】



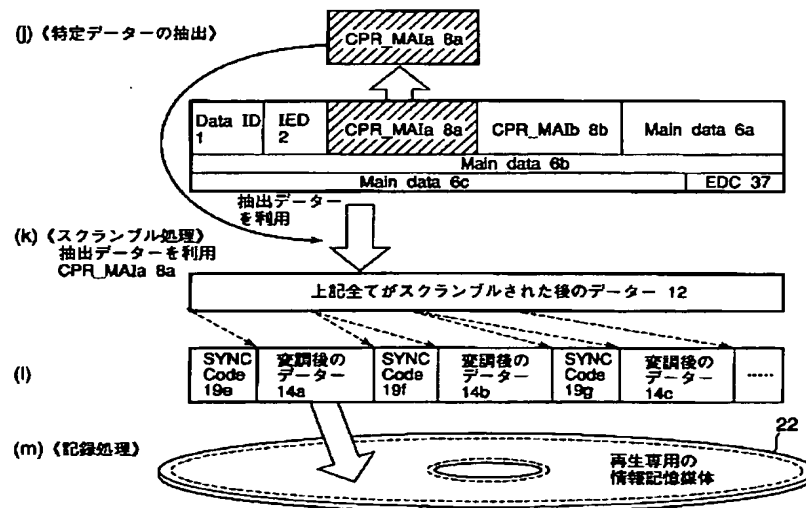
【図23】



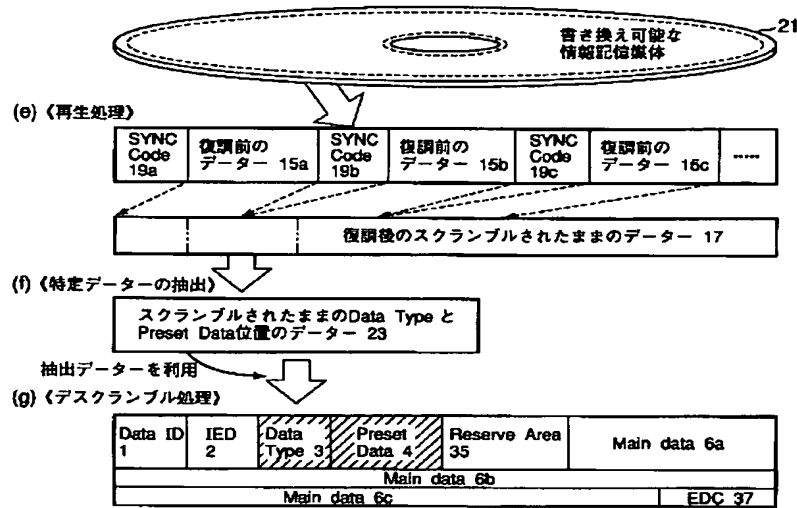
【図24】



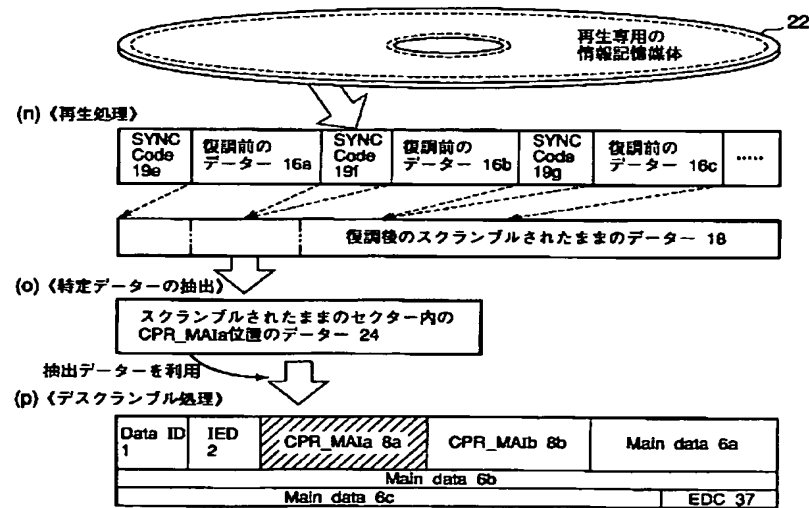
【図25】



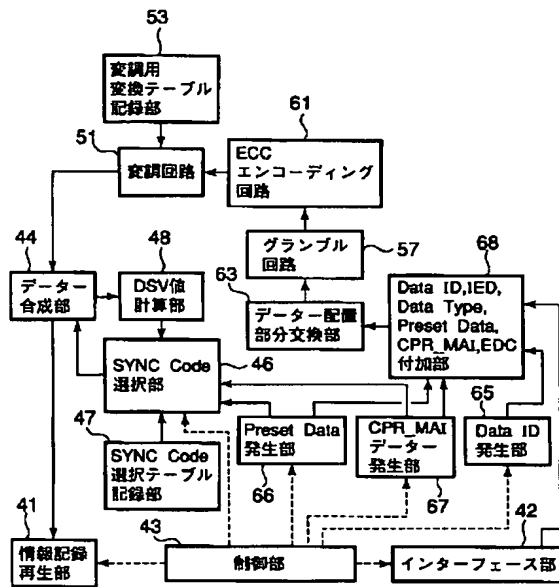
【図26】



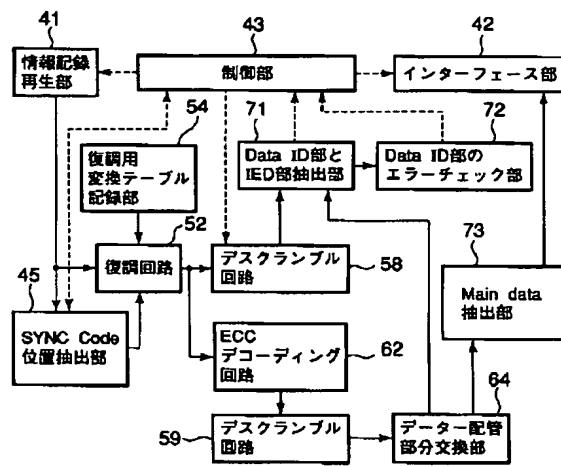
【図27】



【図28】



【図29】



【図30】

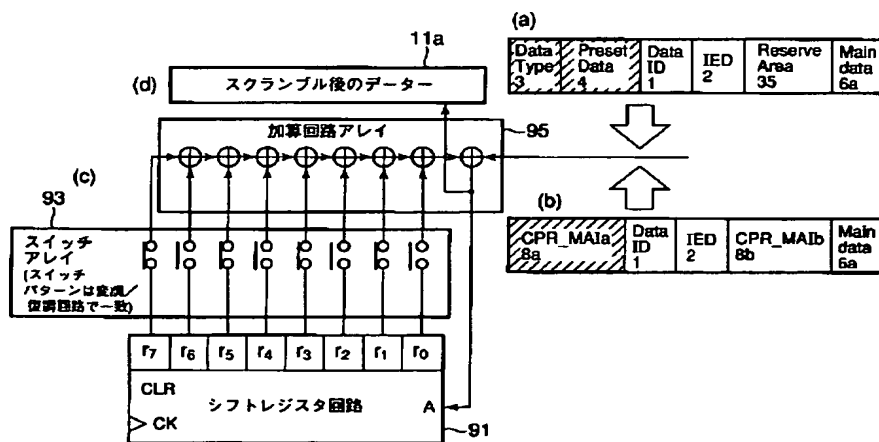
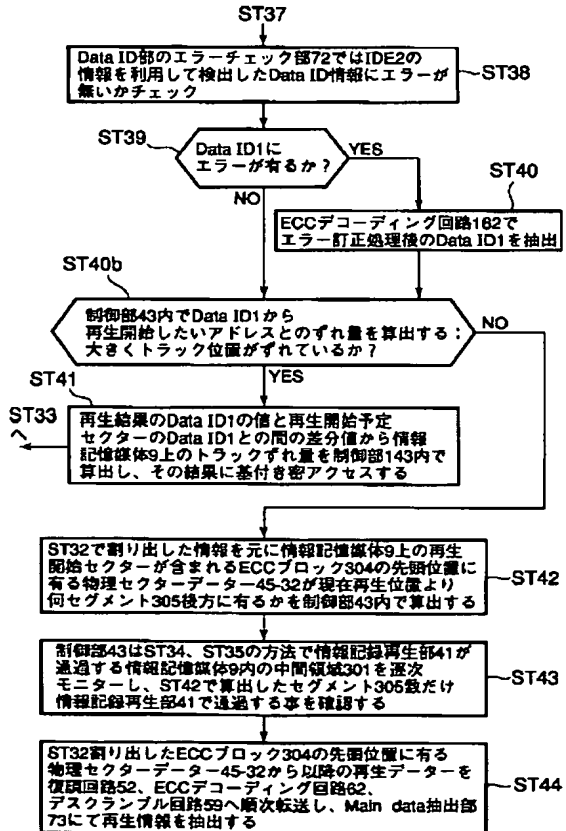


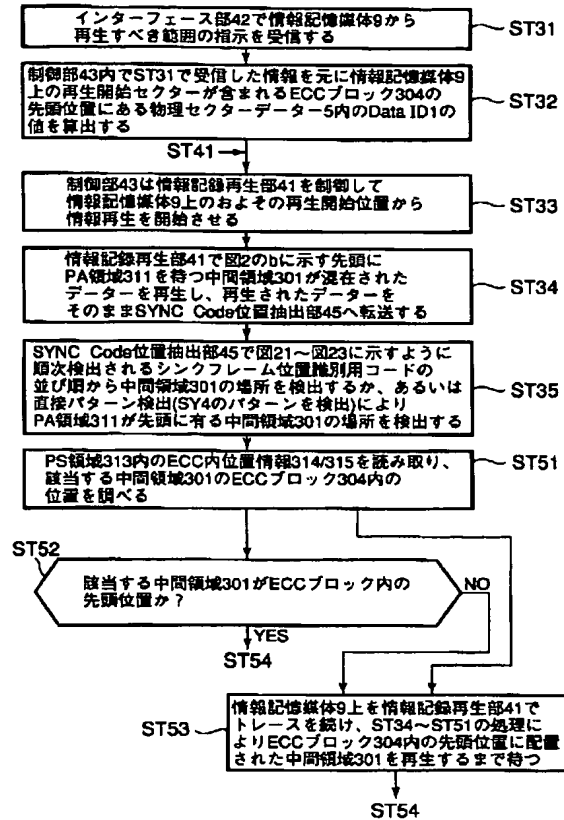
Figure 1 is a block diagram of a scrambling circuit 10. The diagram illustrates the flow of data through various components:

- (d) Input Data:** A 4x4 grid of data blocks. The first column is labeled "Data ID 1", the second "IED 2", the third "CPR_MAIa 8b", and the fourth "Main data 6a".
- (a) Scrambling Process:**
 - Input data from (d) is fed into a block labeled "スクランブルされたままの Data Type と Preset Data 位置のデータ" (Data Type and Preset Data position data as is).
 - This is added (+) to another block labeled "スクランブルされたままの セクター内の CPR_MAIa 位置のデータ" (Data in CPR_MAIa position within the sector as is).
 - The result is then added (+) to a block labeled "復調後の スクランブルされたままのデータ" (Data as is after descrambling).
- (b) Switch Array and Shift Register:**
 - The output from (a) is fed into a "スイッチアレイ (スイッチパターンは変調/復調回路で一致)" (Switch Array (Switch pattern is consistent in modulation/demodulation circuit)).
 - The switch array is connected to a "加算回路アレイ" (Addition circuit array), which consists of a row of adders.
 - The output of the switch array is also fed into a "シフトレジスタ回路" (Shift Register circuit) labeled 91, which has inputs for "CLR" and "CK", and outputs for "A" and "f7" through "f0".
- (c) Output Data:** A 4x4 grid of data blocks. The first column is labeled "Data ID 1", the second "IED 2", the third "Reserve Area 35", and the fourth "Main data 6a".

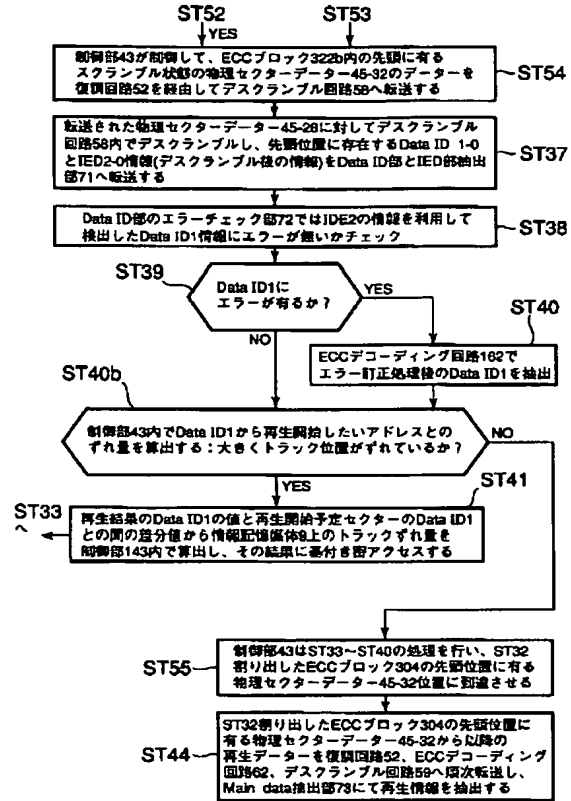
【図 3 3】



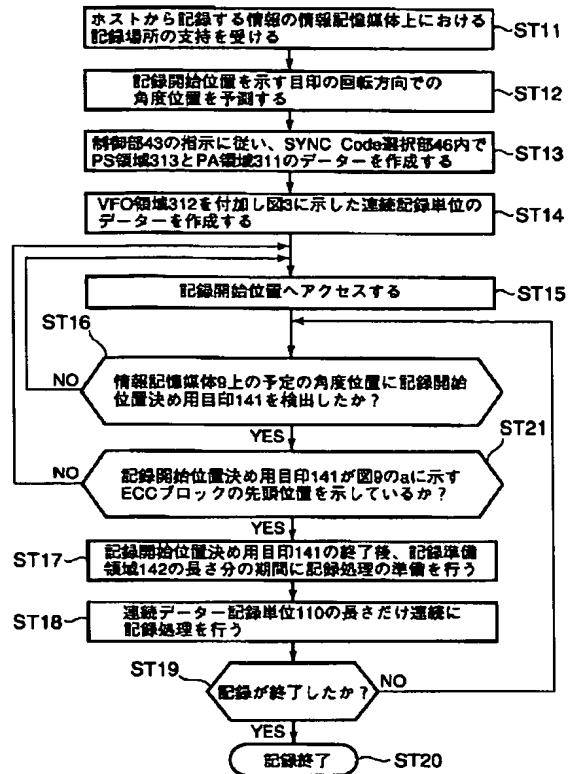
【図34】



【図35】



【図36】



フロントページの続き

(72)発明者 佐藤 裕治
神奈川県川崎市幸区柳町70番地 株式会社
東芝柳町事業所内

(72)発明者 菅谷 寿鴻
神奈川県川崎市幸区柳町70番地 株式会社
東芝柳町事業所内

(72)発明者 能弾 長作
神奈川県川崎市幸区柳町70番地 株式会社
東芝柳町事業所内

Fターム(参考) 5D029 PA04
5D044 BC02 CC06 DE03 DE12 DE32
DE38 DE70
5D090 AA01 CC01 CC04 CC12 DD03
EE20 FF07 FF08 GG17 GG26
GG27